

Measuring and operating circuit of a Coriolis-type mass flow meter

Patent number: EP0866319

Publication date: 1998-09-23

Inventor: STADLER DIETMAR DIPL-ING FH (DE)

Applicant: FLOWTEC AG (CH)

Classification:

- International: G01F1/84

- european: G01F1/84

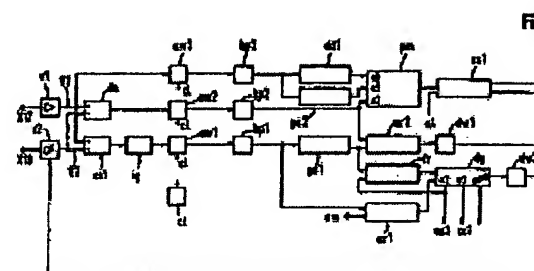
Application number: EP19980810174 19980302

Priority number(s): EP19980810174 19980302; EP19970810169 19970321

Abstract of EP0866319

The circuit has two electromagnetic vibration sensors and a stimulator mounted on a measurement tube which resonates depending on the fluid density. A measurement stage, first digital-to-analogue converter and a stimulation stage are also included.

The measurement stage contains amplifiers (v1,v2), adders (ss1), integration stage (ig), analogue-to-digital converters (aw1-aw3), a clock oscillator (c1) and a digital signal processor. The stimulator stage contains a digital generator (dg), a digital frequency regulator (fr), a digital amplitude regulator (ar1) and a second digital-to-analogue converter (dw2).



(19)



Europäisches Patentamt

European Patent Office

Office européen des brevets



(11)

EP 0 866 319 A1

(12)

EUROPÄISCHE PATENTANMELDUNG

(43) Veröffentlichungstag:

23.09.1998 Patentblatt 1998/39

(51) Int. Cl. 6: G01F 1/84

(21) Anmeldenummer: 98810174.7

(22) Anmeldetag: 02.03.1998

(84) Benannte Vertragsstaaten:

AT BE CH DE DK ES FI FR GB GR IE IT LI LU MC
NL PT

Benannte Erstreckungsstaaten:

AL LT LV MK RO SI

(30) Priorität: 21.03.1997 EP 97810169

(71) Anmelder: Endress + Hauser Flowtec AG

CH-4153 Reinach BL 1 (CH)

(72) Erfinder: Stadler, Dietmar, Dipl.-Ing. (FH)

79618 Rheinfelden-Beuggen (DE)

(74) Vertreter: Morstadt, Volker, Dipl.-Ing.

Endress + Hauser

Zentrale Patentabteilung

Postfach 2222

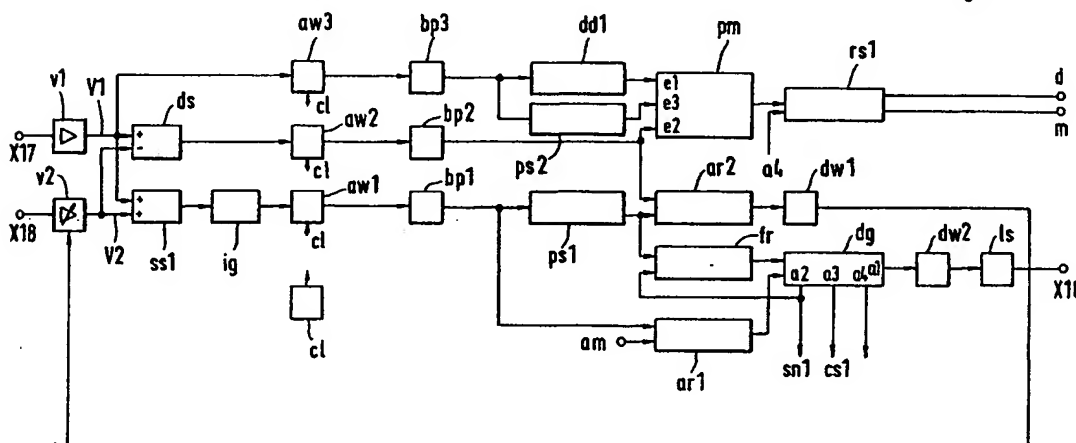
79574 Weil am Rhein (DE)

(54) Mess- und Betriebsschaltung eines Coriolis-Massedurchflussmessers

(57) Zur kostengünstigen Erhöhung der Meß-Genauigkeit eines Coriolis-Massedurchflussmessers umfaßt dieser ein Meßrohr (4), eine Meß- und eine Erreger-Teilschaltung. Am Meßrohr sind zwei Schwingungssensoren (17, 18) und ein Schwingungserreger (16) angeordnet. Dem Schwingungssensor (17) ist in der Meß-Teilschaltung der Verstärker (v1) und dem Schwingungssensor (18) der Verstärker (v2) zugeordnet. Auf die beiden Verstärker folgen die Summierstufe (ss1) mit nachgeschalteter Integrierstufe (ig) und die Differenzstufe (ds). Auf die Integrierstufe, die Differenzstufe und den Verstärker (v1) folgen die A/D-Wandler (aw1, aw2,

aw3), denen der Digitalprozessor (dp) nachgeschaltet ist; er liefert das digitale Massedurchflußsignal (m) und/oder das digitale Dichtesignal (d) sowie das Verstärkungs-Steuersignal (v) für den Verstärker (v2). Die Erreger-Teilschaltung enthält den Digital-Generator (dg), der das digitale Erregersignal am Ausgang (a1) liefert. Der digitale Frequenzregler (fr) liegt eingangsseitig am Digital-Generator und am Digitalprozessor und ausgangssseitig am Frequenz-Steuereingang des Digital-Generators. Der digitale Amplitudenregler (ar1) liegt eingangsseitig am Ausgang (a5) des Digitalprozessors und ausgangssseitig am Amplituden-Steuereingang des Digital-Generators.

Fig.3



EP 0 866 319 A1

Beschreibung

Die Erfindung betrifft eine Meß- und Betriebsschaltung eines Coriolis-Massedurchflußmessers.

Derartige Massedurchflußmesser haben bekanntlich mindestens ein zu mechanischen Schwingungen erregtes, von einem zu messenden Fluid durchströmtes Meßrohr, das gebogen oder gerade sein kann; Einzelheiten hierzu sind unten in Zusammenhang mit der Erläuterung der Fig. 1 angegeben.

Üblicherweise sind mindestens ein Schwingungserreger sowie mindestens zwei Schwingungssensoren am Meßrohr, letztere in Strömungsrichtung beabstandet voneinander, angeordnet. Das Meßrohr schwingt meist mit einer von seinem Material und seinen Abmessungen vorgegebenen, jedoch von der Dichte des Fluids variierten mechanischen Resonanzfrequenz. In anderen Fällen liegt die Schwingungsfrequenz des Meßrohrs nicht genau bei dessen mechanischer Resonanzfrequenz, sondern in deren Nachbarschaft.

Die Schwingungssensoren geben analoge Sensorsignale ab, deren Frequenz gleich der Schwingungsfrequenz des Meßrohrs ist und die gegeneinander phasenverschoben sind. Eine von den Sensorsignalen gespeiste Meß-Teilschaltung liefert ein dem Massedurchfluß proportionales Signal, und eine Erreger-Teilschaltung speist den Schwingungserreger mit Wechselenergie, deren Frequenz üblicherweise gleich der momentanen Schwingungsfrequenz des Meßrohrs ist.

In der US-A 48 01 897 ist eine Erreger-Teilschaltung beschrieben, die nach Art einer analogen Phase Locked Loop aufgebaut ist, d.h. die Frequenz der Wechselenergie stellt sich automatisch auf die von der Dichte des Fluids variierte momentane mechanische Resonanzfrequenz ein.

Übliche Meß-Teilschaltungen sind entweder analoge und somit im Zeitbereich arbeitende Schaltungen, wie z.B. die in der EP-A 698 783, die der US-Anmeldung S/N 08/514,914 vom 14.08.1995 entspricht, oder die in der US-A 48 95 030 beschriebene Meßschaltung, oder Digital-Schaltungen, wie z.B. die in der US-A 49 34 196, die in der US-A 49 96 871, die in der US-A 50 52 231, die in der US-A 54 29 002 oder die in der EP-A 702 212 beschriebene Meßschaltung.

Von der in der EP-A 698 783 beschriebenen Meßschaltung ist für die Erfindung lediglich von Interesse - weil sie darauf zurückgreift -, daß sie u.a. einen analogen Regelkreis enthält, der die Sensorsignale auf gleiche Amplituden regelt.

Die in der US-A 48 95 030 beschriebene Meßschaltung unterzieht ein aus den beiden Sensorsignalen gebildetes Summensignal und ein aus den beiden Sensorsignalen gebildetes Differenzsignal jeweils einer analogen, auf einer analogen Fourier-Transformation basierenden Filterung und bildet dann aus den so gefilterten Signalen das dem Massedurchfluß proportionale Signal.

Die in der US-A 50 52 231 beschriebene Meßschaltung unterzieht jedes Sensorsignal einer Verstärkung, dann einer jeweiligen Anti-Alias-Filterung, darauf einem jeweiligen verstärkenden Sample/Holding, darauf einer jeweiligen Analog/Digital-Wandlung und schließlich einer jeweiligen diskreten Fourier-Transformation. Aus den so gebildeten Digitalsignalen wird nach einem bestimmten Algorithmus mittels eines Mikroprozessors ein dem Massedurchfluß proportionales Digitalsignal berechnet. Dabei muß die Frequenz eines das erwähnte Sample/Holding steuernden Abtastsignals gleich einem ganzzahligen Vielfachen der mechanischen Resonanzfrequenz des Meßrohrs sein.

Die in der US-A 54 29 002 beschriebene Meßschaltung unterzieht jedes Sensorsignal einem Sample/Holding, darauf einer jeweiligen Analog/Digital-Wandlung und schließlich einer jeweiligen digitalen Verarbeitung, die das Prinzip der Übereinstimmung hinsichtlich der kleinsten Sinus-Fehlerquadrate ("least-squares sine fit") realisiert.

Aus den so gebildeten Digitalsignalen wird nach einem bestimmten Algorithmus mittels eines Mikroprozessors ein dem Massedurchfluß proportionales Digitalsignal berechnet. Dabei muß die Frequenz eines das erwähnte Sample/Holding steuernden Abtastsignals wieder gleich einem ganzzahligen Vielfachen der mechanischen Resonanzfrequenz des Meßrohrs sein.

Nach der in der EP-A 702 212 beschriebenen Meßschaltung wird jedes Sensorsignal und ein daraus gebildetes Summensignal einer jeweiligen Anti-Alias-Filterung unterzogen, darauf einem jeweiligen Sample/Holding, darauf einer jeweiligen Analog/Digital-Wandlung, darauf einer jeweiligen digitalen Bandpaß-Filterung und schließlich einer jeweiligen diskreten Fourier-Transformation.

Aus den so gebildeten Digitalsignalen wird nach einem bestimmten Algorithmus ein dem Massedurchfluß proportionales Digitalsignal berechnet. Auch hier muß wieder die Frequenz eines das erwähnte Sample/Holding steuernden Abtastsignals gleich einem ganzzahligen Vielfachen der mechanischen Resonanzfrequenz des Meßrohrs sein.

Bei den bisher referierten Meßschaltungen wird mehr oder weniger stillschweigend vorausgesetzt, daß die Information über die Größe der momentanen Resonanzfrequenz des Meßrohrs, im wesentlichen also die Information über deren Zahlenwert, auf der analogen Seite der Schaltung immer vorhanden oder auf dieser Seite einfach ermittelbar ist, so daß der Wert dieser Größe in die Bildung des dem Massedurchfluß proportionalen Signals bzw. Digitalsignals, falls erforderlich, einbezogen werden kann. So wird die momentane Resonanzfrequenz z.B. bei der Anordnung nach der erwähnten US-A 54 29 002 mittels eines Nulldurchgang-Detektors ermittelt.

Bei den in der US-A 49 34 136 und in der US-A 49 96 871 beschriebenen Meßschaltungen ist dies jedoch nicht so, vielmehr wird diese Frequenz-Information auf der digitalen Seite erst generiert. Bei diesen Meßschaltungen wird

jedes Sensorsignal einer Anti-Alias-Filterung, darauf einem jeweiligen Sample/Holding, darauf einer Analog/Digital-Wandlung und schließlich einer jeweiligen diskreten Fourier-Transformation unterzogen.

Aus den so gebildeten Digitalsignalen wird nach einem bestimmten Algorithmus mittels eines Mikroprozessors ein dem Massedurchfluß proportionales Digitalsignal berechnet. Die Frequenz eines das erwähnte Sample/Holding steuernden Abtastsignals ist - wie erwähnt - nicht mehr gleich einem ganzzahligen Vielfachen der mechanischen Resonanzfrequenz des Meßrohrs, sondern beliebig gewählt.

Die Information über den momentanen Wert der mechanischen Resonanzfrequenz des Meßrohrs wird dadurch gewonnen, daß der Mikroprozessor das Maximum des Leistungsspektrums der Fourier-transformierten Digitalsignale und die zu diesem Maximum gehörende Frequenz, die gleich der Resonanzfrequenz ist, bestimmt.

Obwohl die genannten US-A 49 34 196 und US-A 49 96 871 einen Coriolis-Massedurchflußmesser mit umfangreichen Digitalschaltungen beschreiben, wird im übrigen anhand von deren jeweiliger Fig. 4 lediglich eine analoge Erreger-Teilschaltung erläutert.

Die oben referierten einzelnen Vorschläge des Standes der Technik dienen zwar jeweils der Genauigkeitsverbesserung der Messung und/oder der Verbesserung der Unempfindlichkeit gegenüber mechanischen Störschwingungen, die z.B. aus der Rohrleitung stammen, in die der Massedurchflußmesser eingesetzt ist, oder die aufgrund seines mechanischen Designs entstehen können, und/oder der Verbesserung der Unempfindlichkeit gegenüber elektronischen Störsignalen.

Wie Untersuchungen des Erfinders jedoch gezeigt haben, sind Massedurchflußmesser nach dem obigen Stand der Technik den Genauigkeitsanforderungen, wie sie heute vom Markt erwartet werden, noch nicht gewachsen.

Diese Genauigkeit wird im wesentlichen von der Genauigkeit bestimmt, mit der die erläuterte Phasenverschiebung zwischen den Sensorsignalen gemessen werden kann. Es hat sich gezeigt, daß mit der diskreten Fourier-Transformation nach dem Stand der Technik die Genauigkeit dieser Messung der Phasenverschiebung noch unzureichend ist.

Dies beruht hauptsächlich darauf, daß die in den Sensorsignalen enthaltenen Störsignale mittels der Fourier-Transformation nicht ausreichend unterdrückt werden können. Dies wäre nämlich nur möglich, wenn die Frequenz des Abtastsignals mit der Frequenz der Störsignale verknüpft wäre.

Hinzu kommt, daß die erforderliche, möglichst genaue Verkopplung der Frequenz des Abtastsignals mit der Schwingfrequenz des Meßrohrs nur mit großem Aufwand realisiert werden kann.

Es hat sich ferner gezeigt, daß auch die Messung der Phasenverschiebung nach dem Prinzip des obigen Least Mean Square Sine Fit aus ähnlichen Gründen zu ungenau für Coriolis-Massedurchflußmesser ist.

Es ist daher eine Aufgabe der Erfindung, die Genauigkeit von Coriolis-Massedurchflußmessern weiter zu verbessern, was insb. durch eine Genauigkeitserhöhung der Messung der Phasenverschiebung der Sensorsignale erzielt werden soll. Dabei ist selbstverständlich auf eine möglichst kostengünstige Realisierung zu achten ist.

Zur Lösung des erläuterten Problemkomplexes besteht die Erfindung daher in einer Meß- und Betriebsschaltung eines Coriolis-Massedurchflußmessers mit einem Massedurchflußaufnehmer, der mindestens ein von einem zu messenden Fluid durchströmtes Meßrohr aufweist,

- das im Betrieb mit einer von seinem Material und seinen Abmessungen vorgegebenen, jedoch von der Dichte des Fluids variierten Schwingungsfrequenz schwingt, die gleich der momentanen mechanischen Resonanzfrequenz des Meßrohrs oder dieser benachbart ist,
- an dem ein erster und ein zweiter elektromagnetischer Schwingungssensor, in Strömungsrichtung beabstandet voneinander, sowie ein Schwingungserreger angeordnet sind und
- das von einem Tragrahmen oder einem Trägerrohr umgeben ist,

mit einer Meß-Teilschaltung, die umfaßt:

- einen ersten Verstärker mit fest eingestellter Verstärkung für das Signal des ersten Schwingungssensors,
- einen zweiten Verstärker für das Signal des zweiten Schwingungssensors mit einem Verstärkungs-Steuereingang,
- eine erste Summierstufe für die Ausgangssignale der beiden Verstärker,
- eine der ersten Summierstufe nachgeschaltete Integrierstufe, deren Ausgangssignal gegenüber dem Ausgangssignal der ersten Summierstufe eine Phasenverschiebung von 90° hat,
- eine Differenzstufe für die Ausgangssignale der beiden Verstärker,
- einen der Integrierstufe nachgeschalteten ersten Analog/ Digital-Wandler,
- einen der Differenzstufe nachgeschalteten zweiten Analog/ Digital-Wandler,
- einen dem ersten Verstärker nachgeschalteten dritten Analog/Digital-Wandler,
- einen Taktoszillator zur Abgabe eines die drei Analog/ Digital-Wandler synchron taktenden Abtastsignals,
- einen Digitalprozessor, der dem ersten, dem zweiten und dem dritten Analog/Digital-Wandler nachgeschaltet ist und der ein digitales Massedurchflußsignal an einem ersten Ausgang und/oder ein digitales Dichtesignal an einem zweiten Ausgang sowie ein Verstärkungs-Steuersignal an einem dritten Ausgang erzeugt,

- das einem ersten Digital/Analog-Wandler zugeführt ist, dessen Ausgang mit dem Verstärkungs-Steuereingang des zweiten Verstärkers verbunden ist, und

mit einer Erreger-Teilschaltung, die umfaßt:

5

- einen Digital-Generator
 - mit einem Frequenz-Steuereingang,
 - mit einem Amplituden-Steuereingang,
 - 10 -- mit einem ein digitales Erregersignal abgebenden ersten Ausgang,
 - mit einem ein digitales erstes Sinus-Signal abgebenden zweiten Ausgang,
 - mit einem ein digitales erstes Cosinus-Signal abgebenden dritten Ausgang und
 - mit einem ein die momentane Schwingfrequenz darstellendes Digitalsignal abgebenden vierten Ausgang, der mit einem Eingang des Digitalprozessors verbunden ist,
 - 15
- einen digitalen Frequenzregler
 - mit einem ersten Eingang, der mit dem zweiten Ausgang des Digital-Generators verbunden ist,
 - mit einem zweiten Eingang, der mit einem vierten Ausgang des Digitalprozessors verbunden ist, und
 - 20 -- mit einem Ausgang, der mit dem Frequenz-Steuereingang des Digital-Generators verbunden ist,
- einen ersten digitalen Amplitudenregler
 - mit einem ersten Eingang, der mit einem fünften Ausgang des Digitalprozessors verbunden ist,
 - 25 -- mit einem zweiten Eingang, dem ein digitales Amplituden-Einstellsignal zugeführt ist, und
 - mit einem Ausgang, der mit dem Amplituden-Steuereingang des Digital-Generators verbunden ist,
- sowie einen zweiten Digital/Analog-Wandler,
 - 30 -- der dem ersten Ausgang des Digital-Generators nachgeschaltet ist und
 - der eine analoge Endstufe ansteuert, die den Schwingungserreger speist.

Nach einer ersten Weiterbildung der Erfindung umfaßt der Digitalprozessor:

- 35 - einen ersten, einen zweiten und einen dritten digitalen Bandpaß,
 - die dem ersten bzw. zweiten bzw. dritten Analog/Digital-Wandler nachgeschaltet sind,
 - die untereinander einen identischen Aufbau haben,
 - 40 -- deren untere Grenzfrequenz kleiner als die kleinste auftretende Frequenz der Schwingungen des Meßrohrs und deren obere Grenzfrequenz größer als die größte auftretende Frequenz der Schwingungen des Meßrohrs ist,
 - die Ausgangssignale abgeben, in denen ein den Wert der momentanen mechanischen Schwingfrequenz repräsentierendes Digital-Signal enthalten ist,
- 45 - eine erste digitale Amplitudenmeßstufe
 - die dem dritten Bandpaß nachgeschaltet ist,
 - mit einem Ausgang, an dem ein Digital-Signal auftritt, das solange konstant ist, wie die Amplitude des Ausgangssignals des dritten Bandpasses konstant ist, und das mit dieser Amplitude identisch ist,
 - 50
- eine auf den ersten Bandpaß folgende erste digitale 90°-Phasenschieber- und Normierstufe,
- eine auf den dritten Bandpaß folgende zweite digitale 90°-Phasenschieber- und Normierstufe,
- einen digitalen Phasenmesser
- 55 -- mit einem ersten Eingang, der der ersten Amplitudenmeßstufe nachgeschaltet ist,
- mit einem zweiten Eingang, der dem zweiten Bandpaß nachgeschaltet ist, und
- mit einem dritten Eingang, der der zweiten 90°-Phasenschieber- und Normierstufe nachgeschaltet ist,

- einen zweiten digitalen Amplitudenregler
 - mit einem ersten Eingang, der der ersten 90°-Phasenschieber- und Normierstufe nachgeschaltet ist,
 - mit einem zweiten Eingang, der mit dem Ausgang des zweiten Bandpasses verbunden ist, und
 - mit einem Ausgang, der mit dem Eingang des ersten Analog/Digital-Wandlers verbunden ist, und
- eine Rechenstufe zur Berechnung des Massedurchflußsignals und/oder des Dichtesignals
 - mit einem ersten Eingang, der am Ausgang des Phasenmessers liegt,
 - mit einem zweiten Eingang, der mit dem vierten Ausgang des Digital-Generators verbunden ist,
 - mit einem ersten Ausgang, an dem das digitale Massedurchflußsignal abnehmbar ist, und
 - mit einem zweiten Ausgang, an dem das digitale Dichtesignal abnehmbar ist.

Nach einer zweiten Weiterbildung der Erfindung, die auch bei der ersten Weiterbildung abwendbar ist, umfaßt der Massedurchflußaufnehmer einen ersten Temperaturfühler zur Messung der Meßrohr-Temperatur und einen zweiten Temperaturfühler zur Messung der Temperatur des Trägerrohrs oder des Tragrahmens und die Meß- und Betriebs-schaltung umfaßt ferner:

- einen ersten und einen zweiten Vergleichswiderstand,
- eine zweite Summierstufe, von der ein erster Eingangs-/ Ausgangs-Pfad zwischen dem ersten Verstärker und dem dritten Analog/Digital-Wandler eingefügt ist,
- einen Generator für ein analoges Sinussignal, dessen Frequenz außerhalb des Schwingfrequenz-Bereichs des Meßrohrs bzw. der Meßrohre liegt und dem ein Widerstand nachgeschaltet ist,
- einen Multiplexer zur von einem Taktgenerator zyklisch getakteten Durchschaltung des ersten und des zweiten Temperaturfühlers sowie des ersten und des zweiten Vergleichswiderstands zu einem zweiten Eingang der zweiten Summierstufe unter Bildung eines jeweiligen Spannungsteilers mit dem Widerstand,
- einen dem Ausgang des dritten Analog/Digital-Wandlers nachgeschalteten schmalbandigen vierten digitalen Bandpaß, dessen Durchlaßbereich die Frequenz des analogen Sinussignals umfaßt,
- eine zweite digitale Amplitudenmeßstufe,
 - mit einem Signal-Eingang, der dem vierten Bandpaß nachgeschaltet ist, und
 - mit einem Ausgang, an dem ein Digital-Signal auftritt, das solange konstant ist, wie die Amplitude des Ausgangs-Signals des vierten Bandpasses konstant ist, und das mit dieser Amplitude identisch ist, und
- eine Temperatursignal-Trennstufe,
 - von der ein Signal-Eingang am Ausgang der zweiten Amplitudenmeßstufe liegt,
 - von der ein Steuer-Eingang am Ausgang des Taktgenerators liegt,
 - mit einem ersten Ausgang, an dem ein der vom ersten Temperaturfühler gemessenen Temperatur entsprechendes Digital-Signal auftritt und der mit einem dritten Eingang der Rechenstufe verbunden ist, sowie
 - mit einem zweiten Ausgang, an dem ein der vom zweiten Temperaturfühler gemessenen Temperatur entsprechendes Digital-Signal auftritt und der mit einem vierten Eingang der Rechenstufe verbunden ist,
 - an deren erstem Ausgang ein temperatur-kompensiertes digitales Massedurchflußsignal und
 - an deren zweitem Ausgang ein temperatur-kompensiertes digitales Dichtesignal abnehmbar ist.

Eine dritte Weiterbildung der Erfindung, die der zweiten Weiterbildung zusätzliche Merkmale hinzufügt, umfaßt:

- eine dritte Summierstufe, von der ein erster Eingangs-/ Ausgangs-Pfad zwischen der Differenzstufe und dem zweiten Analog/Digital-Wandler eingefügt ist und von der ein zweiter Eingang am Ausgang des Multiplexers liegt,
- einen dem Ausgang des zweiten Analog/Digital-Wandlers nachgeschalteten fünften digitalen Bandpaß, dessen Aufbau mit dem des vierten Bandpasses identisch ist,
- eine dritte digitale Amplitudenmeßstufe, mit einem Signal-Eingang, der dem fünften Bandpaß nachgeschaltet ist, und
- eine Unsymmetrie-Meßstufe
 - mit einem am Ausgang der dritten Amplitudenmeßstufe liegenden Dividend-Eingang,
 - mit einem am Ausgang der zweiten Amplitudenmeßstufe liegenden Divisor-Eingang und
 - mit einem an einem vierten Eingang des Phasenmessers liegenden Ausgang.

Ein Vorteil der Erfindung besteht darin, daß die Genauigkeit, mit der die erläuterte Phasenverschiebung zwischen den Sensorsignalen gemessen werden kann, gegenüber den verschiedenen, oben erörterten Anordnungen des Standes der Technik erheblich verbessert ist. Ebenso ist die Unempfindlichkeit gegenüber Störfrequenzen, die z.B. aus der oben erwähnten Rohrleitung stammen können, wesentlich größer als bei den Anordnungen nach dem Stand der Technik.

Ein weiterer Vorteil der Erfindung besteht darin, daß die Information über die momentane Schwingfrequenz des Meßrohrs bzw. der Meßrohre im digitalen Teil der Meß- und Betriebsschaltung automatisch zur Verfügung steht und nicht wie beim erläuterten Stand der Technik aus den Sensorsignalen erst gebildet werden muß, da die Erreger-Teilschaltung fast vollständig aus Digital-Schaltungen besteht, siehe hierzu Einzelheiten unten.

Die Erfindung und weitere Vorteile werden nun anhand von Ausführungsbeispielen näher erläutert, die in den Figuren der Zeichnung dargestellt sind.

Fig. 1 zeigt eine vertikale, teilweise geschnittene Längsansicht eines Massedurchflüßaufnehmers eines Massedurchflüßmessers mit einem Meßrohr,

Fig. 2 zeigt nach Art eines Blockschaltbilds eine Meß- und Betriebsschaltung für z.B. den Massedurchflüßmesser von Fig. 1,

Fig. 3 zeigt nach Art eines Blockschaltbilds eine Ausgestaltung der Schaltung von Fig. 2,

Fig. 4 zeigt nach Art eines Blockschaltbilds eine erste Weiterbildung der Schaltungen der Fig. 2 und 3,

Fig. 5 zeigt nach Art eines Blockschaltbilds die um zusätzliche Funktionen ergänzte Meß- und Betriebsschaltung der Fig. 4,

Fig. 6 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau von Amplitudenmeßstufen,

Fig. 7 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau der 90°-Phasenschieber- und Normierstufen,

Fig. 8 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau eines Phasenmessers,

Fig. 9 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau eines Frequenzreglers,

Fig. 10 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau eines ersten Amplitudenreglers,

Fig. 11 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau eines Digital-Generators,

Fig. 12 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau eines zweiten Amplitudenreglers,

Fig. 13 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau einer Temperatursignal-Trennstufe, und

Fig. 14 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau einer Unsymmetrie-Meßstufe.

In Fig. 1 ist in vertikaler, teilweise geschnittener Längsansicht ein Massedurchflüßaufnehmer 1 eines für die Meß- und Betriebsschaltung nach der Erfindung geeigneten Massedurchflüßmessers gezeigt, der in den Verlauf einer von einem zu messenden Fluid durchströmten - aus Gründen der Übersichtlichkeit jedoch nicht dargestellten - Rohrleitung eines gegebenen Durchmessers, z.B. über Flansche 2, 3, einzusetzen ist.

Der Massedurchflüßaufnehmer 1 von Fig. 1 hat ein einziges gerades Meßrohr 4, dessen fluid-einlaß-seitiges Ende am Flansch 2, z.B. über eine fluid-einlaß-seitige Endplatte 13, und dessen fluid-auslaß-seitiges Ende am Flansch 3, z.B. über eine fluid-auslaß-seitige Endplatte 14, fixiert ist. In die Endplatten 13, 14 ist das Meßrohr 4 dicht, insb. vakuumdicht, eingepaßt, z.B. eingeschweißt, -gelötet oder -gewalzt, vgl. zu letzterem die US-A 56 10 342.

Die Meß- und Betriebsschaltung der Erfindung kann auch bei einem Coriolis-Massedurchflüßaufnehmer mit einem einzigen Meßrohr, das eine Auslegermasse aufweist, nach der älteren EP-Anmeldung 97 81 0559.1 eingesetzt werden.

Anstatt eines einzigen geraden Meßrohrs kann der Massedurchflüßaufnehmer des Massedurchflüßmessers auch ein einziges, in einer Ebene verlaufendes, gebogenes Meßrohr, z.B. ein kreissektor-förmiges Meßrohr, aufweisen, wie es z.B. in der älteren EP-Anmeldung 96 10 9242.6 beschrieben ist.

Es sind aber auch mehrere, insb. zwei, gerade Meßrohre, wie in der US-A 47 93 191 beschrieben, oder mehrere,

insb. zwei, gebogene Meßrohre, wie in der US-A 41 27 028 beschrieben, möglich.

Ferner kann die Meß- und Betriebsschaltung der Erfindung auch bei einem Massedurchflußaufnehmer mit einem Meßrohr und einem Blindrohr verwendet werden, wie er in der WO-A 95/03528 beschrieben ist.

Schließlich ist die Meß- und Betriebsschaltung der Erfindung auch bei Massedurchflußmessern anwendbar, deren Massedurchflußaufnehmer mindestens ein schraubenförmiges Meßrohr entsprechend der US-A 55 57 973 oder entsprechend der EP-A 763 720 aufweisen.

Die Flansche 2, 3 und die Endplatten 13, 14 sind an oder in einem Trägerrohr 15 befestigt. In Fig. 1 sind die Flansche 2, 3 durch Schrauben, von denen eine Schraube 5 rechts oben im Schnitt vollständig zu sehen ist, am Trägerrohr 15 fixiert. Die Endplatten 13, 14 können mit der Innenwand des Trägerrohrs 15 dicht, insb. vakuum-dicht, verschweißt oder verlötet sein. Es ist jedoch auch möglich, Trägerrohr 15 und Endplatten 13, 14 einstückig auszubilden.

Als Mittel, die das Meßrohr 4 zu Schwingungen, insb. zu Resonanz-Schwingungen, bevorzugt zu Resonanz-Biegeschwingungen, anregen, dient ein in der Mitte zwischen den Flanschen 2, 3 und den Endplatten 13, 14 sowie im Zwischenraum zwischen dem Trägerrohr 15 und dem Meßrohr 4 angeordneter, z.B. elektromagnetischer, Schwingungserreger 16, der einen am Meßrohr 4 befestigten Dauermagneten 161 und eine am Trägerrohr 15 befestigte Spule 162 umfaßt, in die der Dauermagnet 161 eintaucht und in der dieser hin- und herbewegbar ist. Anstatt des Trägerrohrs kann auch ein Tragrahmen verwendet werden.

In Fig. 1 erregt der Schwingungserreger 16 das Meßrohr 4 zu Biegeschwingungen in der Zeichenebene, und in dieser Ebene treten daher auch die erwähnte Phasenverschiebung bewirkenden Corioliskräfte auf.

Ferner sind im Zwischenraum zwischen dem Meßrohr 4 und dem Trägerrohr 15 ein erster und ein zweiter Schwingungssensor 17, 18 für die Schwingungen des Meßrohrs 4 angeordnet. Der Schwingungssensor 17 bzw. 18 befindet sich zwischen der Endplatte 13 bzw. 14 und dem Schwingungserreger 16, bevorzugt im gleichen Abstand von diesem, also auch von der Mitte des Meßrohrs 4.

Bei unterschiedlichem Abstand der Schwingungssensoren 17, 18 von der Mitte des Meßrohrs 4 oder bei voneinander verschiedener Empfindlichkeit derselben wird bei der Erfindung die dadurch bedingte Unsymmetrie der Sensorsignale über den Verstärkungsfaktor eines nachgeschalteten Verstärkers ausgeglichen, vgl. weiter unten.

Die Schwingungssensoren 17, 18 sind elektromagnetische Schwingungssensoren, die einen am Meßrohr 4 befestigten Dauermagneten 171 bzw. 181 und eine am Trägerrohr 15 befestigte Spule 172 bzw. 182 umfassen, in die der Dauermagnet 171 bzw. 181 eintaucht und in der dieser hin- und herbewegbar ist. Am Schwingungssensor 17 bzw. 18 entsteht ein analoges Signal x_{17} , x_{18} .

An der Endplatte 13 ist ein erster Temperaturfühler 19 befestigt, der ein die momentane Temperatur des Meßrohrs repräsentierendes analoges Signal abgibt. Am Trägerrohr 15 ist ein zweiter Temperaturfühler 20 befestigt, der ein die momentane Temperatur des Trägerrohrs 15 repräsentierendes analoges Signal abgibt. Als Temperaturfühler werden bevorzugt Platinwiderstände benutzt, die, z.B. durch Kleben, an der Endplatte 13 bzw. am Trägerrohr 15 befestigt sind.

In Fig. 1 ist schließlich noch ein am Trägerrohr 15 fixiertes Gehäuse 21 gezeigt, das u.a. dem Schutz von Leitungen dient, die an den Schwingungserreger 16 und an die Schwingungssensoren 17, 18 angeschlossen, jedoch aus Gründen der Übersichtlichkeit nicht dargestellt sind.

Das Gehäuse 21 ist mit einem hals-artigen Übergangsstück 22 versehen, an dem ein nur teilweise gezeichnetes Elektronik-Gehäuse 23 zur Aufnahme der gesamten Meß- und Betriebsschaltung des Massedurchflußmessers fixiert ist.

Für den Fall, daß das Übergangsstück 22 und das Elektronik-Gehäuse 23 das Schwingungsverhalten des Trägerrohrs 15 ungünstig beeinflussen sollten, können diese auch getrennt vom Massedurchflußaufnehmer 1 angeordnet werden. Dann besteht lediglich eine Leitungsverbindung zwischen der Elektronik und dem Massedurchflußaufnehmer 1.

Die Fig. 2 zeigt nach Art eines Blockschaltbilds eine Meß- und Betriebsschaltung für Massedurchflußmesser mit den oben erwähnten verschiedenen Ausgestaltungen von Meßrohren. Die Meß- und Betriebsschaltung umfaßt eine Meß-Teilschaltung und eine Erreger-Teilschaltung. Da in der Meß-Teilschaltung erzeugte Signale von der Erreger-Teilschaltung benötigt werden, wird zunächst die erstere erläutert.

Einem ersten Verstärker v_1 mit fest eingestellter Verstärkung ist eingangsseitig eines der beiden Signale der Schwingungssensoren zugeführt, in Fig. 1 ist das das Signal X_{17} des ersten Schwingungssensors 17. Der erste Verstärker liefert ein Ausgangssignal V_1 . Das Signal X_{18} des zweiten Schwingungssensors 18 ist eingangsseitig einem zweiten Verstärker v_2 zugeführt, der einen Verstärkungs-Steuer-Eingang hat, so daß dessen Verstärkung variabel ist; in welcher Weise diese Verstärkungssteuerung erfolgt, ist weiter unten erläutert. Der zweite Verstärker liefert ein Ausgangssignal V_2 .

Den Verstärkern v_1 , v_2 ist eine erste Summierstufe ss_1 für das Ausgangssignal des ersten Verstärkers und das des zweiten Verstärkers nachgeschaltet. Das Ausgangssignal der ersten Summierstufe ss_1 ist einem Eingang einer Integrierstufe ig zugeführt, deren Ausgangssignal gegenüber dem Ausgangssignal der ersten Summierstufe ss_1 eine Phasenverschiebung von 90° hat.

Den Verstärkern v_1 , v_2 ist ferner eine Differenzstufe ds nachgeschaltet, so daß an deren Minuend-Eingang der

Ausgang des Verstärkers v1 und an deren Subtrahend-Eingang der Ausgang des Verstärkers v2 liegt.

Die bisher erläuterten Teile der Meß-Teilschaltung verarbeiten analoge Signale und sind daher Analog-Schaltungen.

5 Auf die Integrierstufe ig folgt ein erster Analog/Digital-Wandler aw1, auf die Differenzstufe ds ein zweiter Analog/Digital-Wandler aw2 und auf den ersten Verstärker v1 ein dritter Analog/Digital-Wandler aw3.

Ein Taktoszillator cl erzeugt ein die drei Analog/Digital-Wandler aw1, aw2, aw3 synchron taktendes Abtastsignal, dessen Frequenz, die Abtastfrequenz, nicht mit der Schwingfrequenz des Meßrohrs oder der Meßrohre verkoppelt zu sein braucht, also insb. kein ganzzahliges Vielfaches oder kein ganzzahliger Teil dieser Schwingfrequenz ist.

10 Die Abtastfrequenz ist ferner so hoch gegenüber der höchsten auftretenden Schwingfrequenz gewählt, dass keine analogen Anti-Aliasfilter vor den Analog/Digital-Wandlern aw1, aw2, aw3 erforderlich sind; die Erfindung verzichtet somit bewußt auf diese Anti-Aliasfilter.

Ein Digitalprozessor dp hat drei Eingänge, von denen einer dem ersten, einer dem zweiten und einer dem dritten Analog/Digital-Wandler aw1, aw2, aw3, nachgeschaltet ist und der ein digitales Massedurchflußsignal m an einem ersten Ausgang und/oder ein digitales Dichtesignal d an einem zweiten Ausgang abgibt.

15 Die Digital-Signale m, d können in üblicher Weise in analoge Signale umgeformt werden, wie sie in der Meßtechnik standardisiert sind, also z.B. in einen Gleichstrom, dessen zwischen 4 mA und 20 mA variierende Stromstärke proportional zur gemessenen Masse oder proportional zur gemessenen Dichte ist, oder in ein Impulssignal, dessen Frequenz proportional zur gemessenen Masse oder proportional zur gemessenen Dichte ist.

20 An einem dritten Ausgang des Digitalprozessors dp wird ein digitales Verstärkungs-Steuersignal v erzeugt. Dieses ist einem ersten Digital/Analog-Wandler dw1 zugeführt und wird dadurch in ein analoges Verstärkungs-Steuersignal V gewandelt. Ein Ausgang des ersten Digital/Analog-Wandlers dw1, an dem das Verstärkungs-Steuersignal V ansteht, ist mit dem Verstärkungs-Steuer-Eingang des zweiten Verstärkers v2 verbunden ist.

Dadurch ist ein Regelkreis gebildet, mit dem die Amplitude des Ausgangssignals des zweiten Verstärkers v2 gleich der Amplitude des Ausgangssignals des ersten Verstärkers v1 gemacht wird.

25 Die bereits erwähnte Erreger-Teilschaltung umfaßt einen Digital-Generator dg, der einen Frequenz-Steuereingang und einen Amplituden-Steuereingang aufweist. Ferner hat der Digital-Generator dg einen ein digitales Erregersignal abgebenden ersten Ausgang a1, einen ein digitales erstes Sinus-Signal sn1 abgebenden zweiten Ausgang a2, einen ein digitales erstes Cosinus-Signal cs1 abgebenden dritten Ausgang a3.

30 Ein vierter Ausgang a4 des Digital-Generators dg gibt ein die momentane Schwingfrequenz darstellendes Digital-Signal ab und ist mit einem weiteren Eingang des Digitalprozessors dp verbunden.

Ein digitaler Frequenzregler fr hat einen ersten Eingang, einen zweiten Eingang und einen Ausgang. Der erste Eingang ist mit dem zweiten Ausgang a2 des Digital-Generators dg verbunden, so daß dem ersten Eingang das digitale erste Sinus-Signal sn1 zugeführt ist. Mit dem vierten Ausgang des Digitalprozessors dp ist der zweite Eingang des Frequenzreglers fr und dessen Ausgang mit dem Frequenz-Steuereingang des Digital-Generators dg verbunden.

35 Ein erster digitaler Amplitudenregler ar1 hat einen ersten und einen zweiten Eingang sowie einen Ausgang. Der erste Eingang ist mit dem Ausgang des ersten Bandpasses bp1 verbunden. Dem zweiten Eingang ist ein digitales Amplituden-Einstellsignal am zugeführt, das vom Benutzer des Massedurchflußmessers eingestellt und in Abhängigkeit von den oben erwähnten mechanischen Eigenschaften des Meßrohrs bzw. der Meßrohre gewählt werden kann.

40 Der Ausgang des ersten digitalen Amplitudenreglers ar1 ist mit dem Amplituden-Steuereingang des Digital-Generators dg verbunden. Somit ist die Amplitude des vom ersten Ausgang a1 des Digital-Generators dg abgegebenen Signals vom Benutzer vorgebbbar, bleibt jedoch, nachdem vorgegeben, konstant.

Dem eben erwähnten ersten Ausgang a1 des Digital-Generators dg ist ein zweiter Digital/Analog-Wandler dw2 nachgeschaltet, der eine analoge Endstufe ls ansteuert. Mit deren Ausgangssignal X16 ist ein Schwingungserreger, z.B. der Schwingungserreger 16 von Fig. 1, gespeist.

45 In Fig. 3 ist nach Art eines Blockschaltbilds eine Ausgestaltung des Digitalprozessors dp von Fig. 2 gezeigt. Ein erster digitaler Bandpaß bp1 ist dem ersten Analog/Digital-Wandler aw1, ein zweiter digitaler Bandpaß bp2 ist dem zweiten Analog/Digital-Wandler aw2 und ein dritter digitaler Bandpaß bp3 ist dem Analog/Digital-Wandler aw3 nachgeschaltet.

50 Die drei Bandpässe bp1, bp2, bp3 sind gleich, haben also untereinander einen identischen Aufbau, und sie haben, eine untere bzw. eine obere Grenzfrequenz, die kleiner als die kleinste bzw. größer als die größte auftretende Frequenz der Schwingungen des Meßrohrs bzw. der Meßrohre ist.

Dieser durch die untere und die obere Grenzfrequenz definierte Durchlaßbereich der Bandpässe ist somit einerseits vom mechanischen Design der Meßrohre abhängig; insb. bestimmen deren Länge, Durchmesser, Wandstärke und Material, wie z.B. Stahl, Titan oder Zirkonium, den Durchlaßbereich. Andererseits wird der Durchlaßbereich auch vom zu messenden Fluid und dessen Dichte bestimmt.

55 Für eine bestimmte Dimensionierung des Meßrohrs 4 bzw. der Meßrohre in Verbindung mit dem Ensemble der zur Messung mit einem konkreten Coriolis-Massedurchflußmesser zugelassenen Fluide liegt der Durchlaßbereich fest, so daß auch die Werte der unteren und der oberen Grenzfrequenz der drei Bandpässe bp1, bp2, bp3 bekannt sind.

Da die Sensorsignale eine Frequenz haben, die der momentanen Schwingfrequenz des bzw. der Meßrohre gleich ist, enthalten die Ausgangssignale der drei Bandpässe bp1, bp2, bp3 auch ein den Wert der momentanen Schwingfrequenz repräsentierendes Digital-Signal.

Dem dritten Bandpaß bp3 ist ein Signal-Eingang einer ersten digitalen Amplitudenmeßstufe dd1 nachgeschaltet, an deren Ausgang ein Digital-Signal auftritt, das solange konstant ist, wie die Amplitude des Ausgangs-Signals des dritten Bandpasses bp3 konstant ist, und das mit dieser Amplitude identisch ist. Die erste digitale Amplitudenmeßstufe dd1 hat somit die Funktion einer digitalen Stufe, deren Ausgangssignal gleich der Amplitude von deren Eingangssignal ist. Unter Amplitude wird hier wie üblich der positive Maximalwert eines periodisch veränderlichen Signals verstanden.

Ein digitaler Phasenmesser pm hat einen ersten, einen zweiten und einen dritten Eingang e1, e2, e3. Der erste Eingang e1 liegt am Ausgang der ersten Amplitudenmeßstufe dd1, der zweite Eingang e2 am Ausgang des zweiten Bandpasses bp2 und der dritte Eingang e3 am Ausgang des dritten Bandpasses bp3.

Ein zweiter digitaler Amplitudenregler ar2 hat einen ersten Eingang, der mit dem Ausgang einer ersten digitalen 90°-Phasenschieber- und Normierstufe ps1 verbunden ist; diese ist dem ersten Bandpaß bp1 nachgeschaltet. Ein zweiter Eingang des zweiten Amplitudenreglers ar2 ist mit dem Ausgang des zweiten Bandpasses bp2 verbunden. Am Ausgang des zweiten digitalen Amplitudenreglers ar2 tritt das oben erwähnte digitale Verstärkungs-Steuersignal v auf.

Eine erste Rechenstufe rs1 dient der Berechnung der Masse M und/oder der Dichte D des im Meßrohr strömenden Fluids und hat einen ersten Eingang, der am Ausgang des Phasenmessers pm liegt. Das oben erwähnte digitale Massedurchflußsignal m ist an einem ersten Ausgang der Rechenstufe rs abnehmbar und das erwähnte digitale Dichtesignal d an einem zweiten Ausgang.

Die Fig. 4 zeigt nach Art eines Blockschaltbilds eine Weiterbildung der Meß- und Betriebsschaltung für einen Massedurchflußaufnehmer, der den ersten Temperaturfühler 19 zur Messung der Meßrohr-Temperatur und den zweiten Temperaturfühler 20 zur Messung der Trägerrohr-Temperatur enthält. Ferner sind ein erster und ein zweiter temperaturunabhängiger Vergleichswiderstand 29, 30 vorgesehen. Ein erster Eingangs/Ausgangs-Pfad einer zweiten Summierstufe ss2 ist zwischen dem ersten Verstärker v1 und dem dritten Analog/Digital-Wandler aw3 eingefügt.

Einem Generator sg für ein analoges Sinussignal, dessen Frequenz außerhalb des Schwingfrequenz-Bereichs des Meßrohrs bzw. der Meßrohre liegt, ist ein Widerstand R nachgeschaltet. Somit ist das analoge Sinussignal nur am generator-abgewandten Anschluß des Widerstands R abnehmbar.

Ein Multiplexer mx ist von einem Taktgenerator cm gesteuert und schaltet zyklisch den ersten und den zweiten Temperaturfühler 19, 20 sowie den ersten und den zweiten Vergleichswiderstand 29, 30 zu einem zweiten Eingang der zweiten Summierstufe ss2 unter Bildung eines jeweiligen Spannungsteilers mit dem Widerstand R durch.

Somit werden also nacheinander und temporär die Temperaturfühler 19, 20 und die Vergleichswiderstände 29, 30 mit dem Widerstand R zu einem Spannungsteiler R-19, R-20, R-29, R-30 zusammengeschaltet. Der Verbindungspunkt mit dem Widerstand R ist der Abgriff des Spannungsteilers, der vom Multiplexer mx zum zweiten Eingang der zweiten Summierstufe ss2 durchgeschaltet wird.

Dem zweiten Eingang der zweiten Summierstufe ss2 werden somit zyklisch vier analoge Sinussignale zugeführt, von denen eines eine von der Temperatur des Meßrohrs abhängige Amplitude, eines eine von der Temperatur des Trägerrohrs abhängige Amplitude, eines eine temperatur-unabhängige und nur von den Werten der Widerstände R, 29 abhängige Amplitude und eines eine temperatur-unabhängige und nur von den Werten der Widerstände R, 30 abhängige Amplitude hat.

Dem Ausgang des dritten Analog/Digital-Wandlers aw3 ist ein schmalbandiger vierter Bandpaß bp4 nachgeschaltet, dessen Durchlaßbereich die Frequenz des analogen Sinussignals umfaßt.

Mittels der zweiten Summierstufe ss2 werden diese analogen Sinussignale zwar dem verstärkten Sensorsignal X17 überlagert, dieses Signal wird aber mittels des vierten Bandpasses bp4 unterdrückt, so daß an dessen Ausgang nur die vier analogen Sinussignale repräsentierende Digital-Signale auftreten.

In vergleichbarer Weise werden die vier analogen Sinussignale durch den dritten Bandpaß bp3 unterdrückt, so daß an dessen Ausgang nur ein das verstärkte Sensorsignal X17 repräsentierendes Digital-Signal auftritt.

Dem vierten Bandpaß bp4 ist ein Signal-Eingang einer zweiten digitalen Amplitudenmeßstufe dd2 nachgeschaltet, an deren Ausgang ein Digital-Signal auftritt, das solange konstant ist, wie die Amplitude des Ausgangs-Signals des vierten Bandpasses bp4 konstant ist, und das mit dieser Amplitude identisch ist.

Die zweite Amplitudenmeßstufe dd2 erzeugt somit zyklisch vier Digital-Signale, die die digitalisierten Amplituden der oben erläuterten vier analogen Sinussignale repräsentieren.

Ein Ausgang der zweiten Amplitudenmeßstufe dd2 ist mit einem Signal-Eingang einer Temperatursignal-Trennstufe tt verbunden, von der ein Steuer-Eingang am Ausgang des Taktgenerators cm liegt.

An einem ersten Ausgang der Temperatursignal-Trennstufe tt tritt ein der vom ersten Temperaturfühler 19 gemessenen Temperatur entsprechendes Digital-Signal auf und ist mit einem dritten Eingang der Rechenstufe rs verbunden.

An einem zweiten Ausgang der Temperatursignal-Trennstufe tt tritt ein der vom zweiten Temperaturfühler 20 gemessenen Temperatur entsprechendes Digital-Signal auf und ist mit einem vierten Eingang der Rechenstufe rs ver-

bunden.

Am ersten Ausgang der Rechenstufe rs ist ein temperatur-kompensiertes digitales Massedurchflußsignal m' und an deren zweitem Ausgang ein temperatur-kompensiertes digitales Dichtesignal d' abnehmbar.

In der Schaltung von Fig. 4 erzeugt der Digital-Generator dg zusätzlich zum ersten Sinus-Signal sn1 und zusätzlich zum ersten Cosinus-Signal cn1 an einem fünften Ausgang a5 ein zweites digitales Sinus-Signal sn2 und an einem sechsten Ausgang a6 ein zweites digitales Cosinus-Signal cn2. Die Frequenz dieser beiden Signale sn2, cn2 ist gleich der Frequenz des vom Sinusgenerator sg erzeugten analogen Sinussignals.

Die Fig. 5 zeigt nach Art eines Blockschaltbilds eine Weiterbildung der Meß- und Betriebsschaltung nach Fig. 4. Ein erster Eingangs/Ausgangs-Pfad einer dritten Summierstufe ss3 ist zwischen der Differenzstufe ds und dem zweiten Analog/Digital-Wandler aw2 eingefügt. Ein zweiter Eingang der dritten Summierstufe ss3 liegt am Ausgang des Multiplexers mx.

Ein dem Ausgang des zweiten Analog/Digital-Wandlers aw2 nachgeschalteter fünfter Bandpaß bp5 hat denselben Aufbau wie der vierte Bandpaß bp4. Am Ausgang des fünften Bandpasses bp5 treten wieder nur vier die vier analogen Sinussignale von Fig. 3 repräsentierende Digital-Signale auf.

Dem fünften Bandpaß bp5 ist eine dritte digitale Amplitudenmeßstufe dd3 nachgeschaltet, die dieselbe Funktion wie die zweite Amplitudenmeßstufe dd2 nach Fig. 4 aufweist.

Am Ausgang der dritten Amplitudenmeßstufe dd3 liegt ein erster Eingang einer Unsymmetrie-Meßstufe ns und an deren zweitem Eingang der Ausgang der zweiten Amplitudenmeßstufe dd3. Ein Ausgang der Unsymmetrie-Meßstufe ns ist mit einem weiteren Signal-Eingang des Phasenmessers pm verbunden.

Mittels der Unsymmetrie-Meßstufe ns und der ihr signalfußmäßig vorgeschalteten Stufen werden Unsymmetrien ermittelt und im Phasenmesser pm kompensierend verarbeitet, die in den Analog/Digital-Wandlern aw2, aw3 und den ihnen vorgeschalteten analogen Stufen auftreten können.

In Fig. 6 ist blockschaltbild-artig der bevorzugte Aufbau der bei der Erfindung verwendeten Amplituden-Meßstufen dargestellt. Einem ersten Eingang eines ersten Multiplizierers mp1 und einem ersten Eingang eines zweiten Multiplizierers mp2 ist das Signal zugeführt, dessen Amplitude zu messen ist. Das ist bei der ersten Amplituden-Meßstufe dd1 der Fig. 3 bis 5 das Ausgangssignal des dritten Bandpasses bp3, bei der zweiten Amplituden-Meßstufe dd2 der Fig. 4 und 5 das Ausgangssignal des vierten Bandpasses bp4 und bei der dritten Amplituden-Meßstufe dd3 der Fig. 5 das Ausgangssignal des fünften Bandpasses bp5.

In der ersten Amplitudenmeßstufe dd1 ist einem zweiten Eingang des ersten Multiplizierers mp1 das vom Digital-Generator dg der Fig. 2 bis 5 erzeugte erste digitale Sinus-Signal sn1 und einem zweiten Eingang des zweiten Multiplizierers mp2 das vom Digital-Generator dg erzeugte erste digitale Cosinus-Signal cn1 zugeführt.

In der zweiten und in der dritten Amplitudenmeßstufe dd2, dd3 ist dagegen dem zweiten Eingang des ersten Multiplizierers mp1 das vom Digital-Generator dg der Fig. 4 und 5 erzeugte zweite digitale Sinus-Signal sn2 und dem zweiten Eingang des zweiten Multiplizierers mp2 das vom Digital-Generator dg erzeugte zweite digitale Cosinus-Signal cn2 zugeführt.

Dem ersten Multiplizierer mp1 ist ein erster digitaler Tiefpaß tp1 und dem zweiten Multiplizierer mp2 ist ein zweiter digitaler Tiefpaß tp2 nachgeschaltet. Die obere Grenzfrequenz der beiden Tiefpässe tp1, tp2 liegt weit unterhalb der kleinsten zu erwartenden Schwingfrequenz des Meßrohrs 4 bzw. der Meßrohre.

Auf den ersten Tiefpaß tp1 folgt ein erster Quadrierer q1 und auf den zweiten Tiefpaß tp2 ein zweiter Quadrierer q2. Das Ausgangssignal des ersten Quadrierers q1 und das Ausgangssignal des zweiten Quadrierers q2 werden mittels einer Addierers ad summiert.

Das Ausgangssignal des Addierers ad ist einem Radizierer rz zugeführt, der daraus als sein Ausgangssignal ein Digital-signal bildet, das der doppelten Quadratwurzel aus dem Ausgangssignal des Addierers ad gleich ist und das in digitaler Form die Amplitude der Ausgangssignale der oben erwähnten Bandpässe darstellt.

In Fig. 7 ist blockschaltbild-artig der bevorzugte Aufbau der bei der Erfindung verwendeten 90°-Phasenschieber- und Normierstufen ps1, ps2 dargestellt. Deren Eingang, dem das Ausgangssignal des ersten Bandpasses bp1 bzw. bp2 der Fig. 3 bis 5 zugeführt ist, ist auch der Eingang eines reinen 90°-Phasenschiebertails pt. Auf diese Stufe folgt ein vierter Amplitudenmesser dd4, dem das erste Sinus-Signal sn1 und das erste Cosinus-Signal cn1 zugeführt sind.

Das Ausgangssignal des vierten Amplitudenmessers dd4 ist einem ersten digitalen Reziprozierer rp1 zugeführt, der aus seinem Eingangssignal den zugehörigen Reziprokwert bildet. Das Ausgangssignal des 90°-Phasenschiebertails pt ist dem ersten Eingang eines dritten Multiplizierers mp3 und das Ausgangssignal des ersten Reziprozierers rp1 dem zweiten Eingang des dritten Multiplizierers mp3 zugeführt.

Am Ausgang des dritten Multiplizierers mp3 tritt dasjenige Digital-Signal auf, das in den Fig. 2 bis 5 dem zweiten Eingang des Frequenzreglers fr und in den in den Fig. 3 bis 5 dem ersten Eingang des zweiten Amplitudenreglers ar2 bzw. dem dritten Eingang e3 des Phasenmessers pm zugeführt ist.

Durch die mittels des ersten Reziprozierers bewirkte Normierung hat das Ausgangssignal der 90°-Phasenschieber- und Normierstufen ps1, ps2 eine Amplitude, die den Wert eins repräsentiert.

In Fig. 8 ist blockschaltbild-artig der bevorzugte Aufbau des bei der Erfindung verwendeten Phasenmessers pm

dargestellt, der die schon oben erwähnten drei Eingänge e1, e2, e3 hat. Der erste Eingang e1 ist mit dem Ausgang der ersten Amplitudenmeßstufe dd1, der zweite Eingang e2 mit dem Ausgang des zweiten Bandpasses bp2 und der dritte Eingang e3 mit Ausgang der zweiten 90°-Phasenschieber- und Normierstufe ps2 verbunden.

Der zweite Eingang e2 liegt am Eingang einer ersten Verzögerungsstufe vs1, deren Verzögerungszeit gleich der Verzögerungszeit der zweiten 90°-Phasenschieber- und Normierstufe ps2 ist. Auf die erste Verzögerungsstufe vs1 folgt ein erster Eingang eines vierten Multiplizierers mp4, von dem ein zweiter Eingang mit dem dritten Eingang e3 verbunden ist.

Auf den vierten Multiplizierer mp4 folgt ein dritter Tiefpaß tp3, dessen obere Grenzfrequenz weit unterhalb der kleinsten zu erwartenden Schwingfrequenz des Meßrohrs 4 bzw. der Meßrohre liegt und auf den ein erster Mittelwertbildner mwl folgt. Ein erster Eingang einer Phasendifferenzstufe pd ist mit dem ersten Eingang e1 verbunden, von der ein zweiter Eingang am Ausgang des ersten Mittelwertbildners mw1 liegt.

In Fig. 8 ist gestrichelt noch eine Ergänzung eingezeichnet, die für die Schaltung von Fig. 5 gilt. In die Verbindung des ersten Eingangs e1 mit dem ersten Eingang der Phasendifferenzstufe pd ist ein fünfter Multiplizierer mp5 eingefügt, von dem ein erster Eingang am ersten Eingang e1 und ein zweiter Eingang am vierten Eingang e4 liegt. Dieser ist, wie oben erwähnt, mit dem Ausgang der Unsymmetrie-Meßstufe ns verbunden.

Mittels der Phasendifferenzstufe pd wird ein Digital-Signal erzeugt, das der eingangs erwähnten Phasendifferenz $\delta\phi$ der Signale X18, X19 der beiden Schwingungssensoren 18, 19 exakt proportional ist. Dies geschieht, wie es in der folgenden Herleitung erläutert ist; darin sind für analoge Signale große Buchstaben und für Digital-Signale kleine Buchstaben gewählt.

Die Ausgangssignale V1, V2 der beiden Verstärker v1, v2 sind nicht nur reine sinusförmige Signale, sondern sie enthalten auch Störsignale und Gleichspannungsanteile etc. In ganz allgemeiner Form, bezogen auf die Mitte des Meßrohrs 4 bzw. der Meßrohre, gilt für sie:

$$V1 = U_{17os} + U_{17}\sin(\Omega t - \phi/2) + \sum_{n=1}^{n=N} U_{17n}\sin(\Omega_n t + \alpha_n) \quad (1)$$

$$V2 = U_{18os} + U_{18}\sin(\Omega t + \phi/2) + \sum_{n=1}^{n=N} U_{18n}\sin(\Omega_n t + \beta_n) \quad (2)$$

In den Gleichungen (1), (2) bedeuten:

- Ω : Kreisfrequenz der Sensorsignale; es gilt: $\Omega = 2\pi f$.
- f : Frequenz der Sensorsignale X17, X18.
- t : die Zeitvariable.
- U_{17os}, U_{18os} : Gleichspannungs-Offsets der Sensorsignale X17, X18 und/oder der Verstärker v1, v2.
- U_{17}, U_{18} : Amplituden des Wechselanteils von V1 bzw. V2.
- ϕ : Phasenverschiebung der Sensorsignale gegenüber der Schwingung in der Mitte des Meßrohrs.
- N : Anzahl möglicher Störfrequenzen.
- n : Nummer einer Störfrequenz aus der Anzahl N.
- α, β : Phasenverschiebung der n-ten Störfrequenz.
- U_{17n}, U_{18n} : Amplitude der n-ten Störfrequenz.

Hinter dem Bandpaß bp2 ergibt sich das Digital-Signal u:

$$u \sim U_{17} - U_{18} = \{(U_{17} - U_{18})\cos(\phi/2)\}\sin\Omega t \pm \{(U_{17} + U_{18})\sin(\phi/2)\}\cos\Omega t \quad (3)$$

Das Signal u enthält keine Offsetanteile mehr und auch keine Anteile mit Vielfachen der Frequenz f.

Da wie erläutert die Sensorsignale mittels des zweiten Amplitudenreglers ar2 auf Amplitudengleichheit geregelt werden, wird der in Gleichung (3) enthaltene Term $(U_{17} - U_{18})\cos(\phi/2)$ zu null. Aus demselben Grund vereinfacht sich der in Gleichung (3) enthaltene Term $(U_{17} + U_{18})\sin(\phi/2)$ zu: $2U_{17}\sin(\phi/2)$. Aus Gleichung (3) wird somit:

$$u \sim \pm 2\{U_{17}\sin(\phi/2)\}\cos\Omega t \quad (4)$$

In ähnlicher Weise läßt sich herleiten, daß der Ausgang der zweiten 90°-Phasenschieber- und Normierstufe ps2 ein Digital-Signal w liefert:

$$w \sim -\cos(\Omega t - \phi/2) \quad (5)$$

Die Signale u und w werden mittels des vierten Multiplizierers mp4 miteinander multipliziert, was auch als Mischung bezeichnet werden kann, da die Signale u, w Sinus- bzw. Cosinus-Signale zum Argument Ωt sind.

Das Ausgangssignal des dritten Tiefpasses tp3 enthält keine $\sin\Omega t$ - bzw. $\cos\Omega t$ -Anteile mehr, so daß hinter dem ersten Mittelwertbildner mp1 am einen Eingang des Phasenmessers pm ein Digital-Signal z auftritt, das von ϕ abhängig ist:

$$z \sim U_{17}\sin\phi \quad (6)$$

Dem ersten Eingang e1 des Phasenmessers pm wird vom Ausgang der ersten Amplitudenmeßstufe dd1 ein die Amplitude U_{17} repräsentierendes Signal zugeführt. Der Phasenmesser pm dividiert zunächst z durch U_{17} . Dann wird aus dem nur noch zu $\sin\phi$ proportionalen Signal durch Bildung der Arcus-Sinus-Funktion ϕ ermittelt. Im Hinblick auf die geforderte hohe Genauigkeit wird bewußt auf eine an sich bei sehr kleinen Werten von ϕ mögliche Gleichsetzung von ϕ mit $\sin\phi$ verzichtet.

In Fig. 9 ist blockschaltbild-artig der bevorzugte Aufbau des bei der Erfindung verwendeten Frequenzreglers fr dargestellt. Das erste Sinus-Signal sn1 ist einer zweiten Verzögerungsstufe vs2 zugeführt, deren Verzögerungszeit gleich der Verzögerungszeit der ersten 90°-Phasenschieber- und Normierstufe ps1 ist.

Der Ausgang der zweiten Verzögerungsstufe vs2 liegt am ersten Eingang eines sechsten Multiplizierers mp6, dessen zweiter Eingang mit dem Ausgang der 90°-Phasenschieber- und Normierstufe ps verbunden ist.

Am Ausgang des sechsten Multiplizierers mp6 liegt ein vierter Tiefpaß tp4, dessen obere Grenzfrequenz weit unterhalb der kleinsten zu erwartenden Schwingfrequenz des Meßrohrs 4 bzw. der Meßrohre liegt. Ein Minuend-Eingang eines ersten Subtrahierers sb1 ist mit Ausgang des vierten Tiefpasses tp4 verbunden.

Einem Subtrahend-Eingang des ersten Subtrahierers sb1 ist ein Digital-Signal zr zugeführt, das den Sollwert null der Phasenverschiebung zwischen dem Ausgangssignal der ersten 90°-Phasenschieber- und Normierstufe ps1 und dem Signal am zweiten Ausgang des Digitalgenerators dg repräsentiert.

Der Ausgang des ersten Subtrahierers sb1 liegt am Eingang eines ersten PID-Reglers pi1, dessen Ausgang mit dem Frequenz-Steuereingang des Digitalgenerators dg verbunden ist.

In Fig. 10 ist blockschaltbild-artig der bevorzugte Aufbau des bei der Erfindung verwendeten ersten Amplitudenreglers ar1 dargestellt. Am Ausgang des ersten Bandpasses bp1 liegt der Minuend-Eingang eines zweiten Subtrahierers sb2 und an dessen Subtrahend-Eingang das Amplituden-Einstellsignal am.

Der Ausgang des zweiten Subtrahierers sb2 ist mit dem Eingang eines zweiten PID-Reglers pi2 verbunden, dessen Ausgang mit dem Amplituden-Steuereingang des Digital-Generators dg verbunden ist.

In Fig. 11 ist blockschaltbild-artig der bevorzugte Aufbau des bei der Erfindung verwendeten Digital-Generators dg dargestellt. Dessen mit dem Ausgang des ersten Amplitudenreglers ar1 verbundener Amplituden-Steuereingang liegt an einem ersten Eingang eines siebten Multiplizierers mp7, dessen Ausgang der erste Ausgang des Digital-Generators dg ist; hier tritt das den zweiten Digital/Analog-Wandler dw2 ansteuernde Digital-Signal auf.

Das Sinus-Signal sn1 ist auch einem zweiten Eingang des siebten Multiplizierers mp7 zugeführt, durch den das digitale Amplitudensignal des ersten Amplitudenreglers ar1 mit dem mit fester Amplitude erzeugten Sinus-Signal sn1 multipliziert wird.

Ein Frequenz-Steuereingang eines ersten digitalen Sinusgenerators sgl ist zusammen mit einem Frequenz-Steuereingang eines ersten digitalen Cosinusgenerators cg1 der oben erwähnte Frequenz-Steuereingang des Digital-Generators dg, der am Ausgang des Frequenzreglers fr liegt.

Das Digital-Signal an diesem Ausgang ist eine der momentanen Schwing-Kreisfrequenz des Meßrohrs 4 bzw. der Meßrohre genau proportionale, die Information über die Frequenz enthaltende Zahl, aus der der erste Sinusgenerator sg1 das ebenfalls oben erwähnte erste Sinus-Signal sn1 und der erste Cosinusgenerator cg1 das oben erwähnte erste Cosinus-Signal cn1 erzeugen. Die beiden Signale sn1, cn1 haben somit immer eine Frequenz, die exakt gleich der momentanen Schwingfrequenz des Meßrohrs 4 bzw. der Meßrohre ist. Das Sinus-Signal sn1 liegt am zweiten Ausgang a2 und das Cosinus-Signal cn1 am dritten Ausgang a3.

In Fig. 11 liegt der Frequenz-Steuereingang ferner am Eingang einer Stufe kf, die aus dem oben erwähnten Schwing-Kreisfrequenz-Signal ein Digital-Signal erzeugt, das nur noch die Information über die zur Kreisfrequenz gehörende Frequenz enthält.

Schließlich ist in Fig. 11 einem Frequenz-Steuereingang eines zweiten digitalen Sinusgenerators sg2 zusammen mit einem Frequenz-Steuereingang eines zweiten digitalen Cosinusgenerators cg2 ein vom Benutzer auf die Frequenz des oben erläuterten analogen Sinusgenerator sg einstellbares Digital-Signal cg zugeführt. Die beiden Generatoren sn2, cn2 können z.B. als in Read-Only Memories gespeicherte Sinus- bzw. Cosinus-Tabellen realisiert werden.

Aus dem Digital-Signal cg erzeugt der zweite Sinusgenerator sg2 ein zweites digitales Sinus-Signal sn2 und der zweite Cosinusgenerator cg2 ein zweites digitales Cosinus-Signal cn2. Die beiden Signale sn2, cn2 haben somit immer eine Frequenz, die gleich der Frequenz des analogen Sinusgenerators sg ist. Das Sinus-Signal sn2 liegt am fünften Ausgang a5 und das Signal cn2 am sechsten Ausgang a6.

In Fig. 12 ist blockschaltbild-artig der bevorzugte Aufbau des bei der Erfindung verwendeten zweiten Amplitudenreglers ar2 dargestellt. Der Ausgang des ersten Bandpasses bp1 ist mit einem Eingang einer dritten Verzögerungsstufe vs3 verbunden, deren Verzögerungszeit gleich der Verzögerungszeit der ersten 90°-Phasenschieber- und Normierstufe ps1 ist.

An deren Ausgang liegt ein erster Eingang eines achten Multiplizierers mp8 und dessen zweiter Eingang am Ausgang der zweiten Verzögerungsstufe vs2. Auf den achten Multiplizierer mp8 folgt ein fünfter Tiefpaß tp5, dessen obere Grenzfrequenz weit unterhalb der kleinsten zu erwartenden Schwingfrequenz des Meßrohrs 4 bzw. der Meßrohre liegt.

Auf den fünften Tiefpaß tp5 folgt ein zweiter Mittelwertbildner mw2, an dessen Ausgang ein Minuend-Eingang eines dritten Subtrahierers sb3 angeschlossen ist. Dessen Subtrahend-Eingang ist ein Digital-Signal ad zugeführt, das den Sollwert null der Differenz der beiden Sensorsignale X17, X18 repräsentiert.

Auf den dritten Subtrahierer sb3 folgt ein dritter PID-Regler pi3, an dessen Ausgang das den ersten Digital/Analog-Wandler dwl ansteuernde Signal auftritt.

In Fig. 13 ist nach Art eines Blockschaltbilds ein bevorzugter Aufbau der bei der Erfindung verwendeten Temperatursignal-Trennstufe tt gezeigt. Einer Arithmetikstufe ms werden ein Digital-Signal rf1 und ein Digital-Signal rf2, zugeführt, die die konkret realisierten Spannungsteiler-Verhältnisse R-29 bzw. R-30 repräsentieren.

Ferner werden der Arithmetikstufe ms als Eingangssignal das Ausgangssignal der zweiten Amplitudenmeßstufe dd2 und als Steuersignal das Signal des Taktgenerators cm zugeführt. Wenn im Eingangssignal die die Spannungen an den Abgriffen der Spannungsteiler R-29, R-30 repräsentierenden Signale auftreten, wird, gestützt auf die Signale rf1, rf2, in einem zugehörigen RAM ein Spannungs-Widerstands-Polynom abgelegt.

Erscheinen dann im Eingangssignal diejenigen, die Spannungen an den Abgriffen der Spannungsteiler R-19, R-20 repräsentierenden Signale, die die Information über die Temperaturen enthalten, so werden die zu diesen (Spannungs)Signalen gehörenden Widerstandssignale anhand des Spannungs-Widerstands-Polynoms durch Vergleich ermittelt. Diese Widerstandssignale sind die Temperaturen repräsentierende Signale T1, T2.

Ein vom Taktgenerator cm gesteuerter Demultiplexer dx sorgt für die Zuordnung der Signale T1, T2 zu getrennten Leitungen.

Fig. 14 zeigt nach Art eines Blockschaltbilds einen bevorzugten Aufbau der bei der Erfindung verwendeten Unsymmetrie-Meßstufe ns. Wie oben schon erwähnt wurde, sind dem ersten Eingang dieser Stufe das Ausgangssignal der zweiten Amplitudenmeßstufe dd2 und dem zweiten Eingang das Ausgangssignal der dritten Amplitudenmeßstufe dd3 zugeführt.

Ein erster Eingang der Unsymmetrie-Meßstufe ns ist zugleich der Eingang eines dritten Mittelwertbildners mw3. Ein zweiter Eingang der Unsymmetrie-Meßstufe ns ist zugleich der Eingang eines vierten Mittelwertbildners mw4, dessen Ausgang am Eingang eines zweiten Reziprozierers rp2 liegt. Das Ausgangssignal des dritten Mittelwertbildners mw3 ist einem ersten Eingang eines neunten Multiplizierers mp9 zugeführt, dessen zweiter Eingang mit dem Ausgang des zweiten Reziprozierers rp2 verbunden ist.

Der Ausgang des neunten Multiplizierers mp9 ist der Ausgang der Unsymmetrie-Meßstufe ns und mit dem oben erwähnten vierten Eingang des Phasenmessers pm verbunden. Das Ausgangssignal des neunten Multiplizierers mp9 hat einen den Wert eins repräsentierenden Digitalwert, wenn keine Unsymmetrie vorliegt.

Patentansprüche

1. Meß- und Betriebsschaltung eines Coriolis-Massedurchflußmessers mit einem Massedurchflußaufnehmer (1), der mindestens ein von einem zu messenden Fluid durchströmtes Meßrohr (4) aufweist,

- das im Betrieb mit einer von seinem Material und seinen Abmessungen vorgegebenen, jedoch von der Dichte des Fluids varierten Schwingungsfrequenz schwingt, die gleich der momentanen mechanischen Resonanzfrequenz des Meßrohrs oder dieser benachbart ist,

- an dem ein erster und ein zweiter elektromagnetischer Schwingungssensor (17, 18), in Strömungsrichtung beabstandet voneinander, sowie ein Schwingungserreger (16) angeordnet sind und
- das von einem Tragrahmen oder einem Trägerrohr (15) umgeben ist,

5 mit einer Meß-Teilschaltung, die umfaßt:

- einen ersten Verstärker (v1) mit fest eingestellter Verstärkung für das Signal (X17) des ersten Schwingungssensors,
- einen zweiten Verstärker (v2) für das Signal des zweiten Schwingungssensors (X18) mit einem Verstärkungs-
10 Steuereingang,
- eine erste Summierstufe (ss1) für die Ausgangssignale der beiden Verstärker,
- eine der ersten Summierstufe nachgeschaltete Integrierstufe (ig), deren Ausgangssignal gegenüber dem Ausgangssignal der ersten Summierstufe eine Phasenverschiebung von 90° hat,
- eine Differenzstufe (ds) für die Ausgangssignale der beiden Verstärker,
- einen der Integrierstufe nachgeschalteten ersten Analog/ Digital-Wandler (aw1),
- einen der Differenzstufe nachgeschalteten zweiten Analog/ Digital-Wandler (aw2),
- einen dem ersten Verstärker nachgeschalteten dritten Analog/Digital-Wandler (aw3),
- einen Taktoszillator (cl) zur Abgabe eines die drei Analog/ Digital-Wandler synchron taktenden Abtastsignals,
- einen Digitalprozessor (dp), der dem ersten, dem zweiten und dem dritten Analog/Digital-Wandler nachge-
20 schaltet ist und der ein digitales Massedurchflußsignal (m) an einem ersten Ausgang und/oder ein digitales Dichtesignal (d) an einem zweiten Ausgang sowie ein Verstärkungs-Steuersignal (v) an einem dritten Ausgang erzeugt,
- das einem ersten Digital/Analog-Wandler (dw1) zugeführt ist, dessen Ausgang mit dem Verstärkungs-Steuereingang des zweiten Verstärkers verbunden ist, und

25

mit einer Erreger-Teilschaltung, die umfaßt:

- einen Digital-Generator (dg)
- mit einem Frequenz-Steuereingang,
- mit einem Amplituden-Steuereingang,
- mit einem ein digitales Erregersignal abgebenden ersten Ausgang (a1),
- mit einem ein digitales erstes Sinus-Signal (sn1) abgebenden zweiten Ausgang (a2),
- mit einem ein digitales erstes Cosinus-Signal (cn1) abgebenden dritten Ausgang (a3) und
- mit einem ein die momentane Schwingfrequenz darstellendes Digitalsignal abgebenden vierten Ausgang (a4), der mit einem Eingang des Digitalprozessors verbunden ist,
- einen digitalen Frequenzregler (fr)
- mit einem ersten Eingang, der mit dem zweiten Ausgang des Digital-Generators verbunden ist,
- mit einem zweiten Eingang, der mit einem vierten Ausgang des Digitalprozessors verbunden ist, und
- mit einem Ausgang, der mit dem Frequenz-Steuereingang des Digital-Generators verbunden ist,
- einen ersten digitalen Amplitudenregler (ar1)
- mit einem ersten Eingang, der mit einem fünften Ausgang des Digitalprozessors verbunden ist,
- mit einem zweiten Eingang, dem ein digitales Amplituden-Einstellsignal (am) zugeführt ist, und
- mit einem Ausgang, der mit dem Amplituden-Steuereingang des Digital-Generators verbunden ist,
- sowie einen zweiten Digital/Analog-Wandler (dw2),
- der dem ersten Ausgang des Digital-Generators nachgeschaltet ist und
- der eine analoge Endstufe (ls) ansteuert, die den Schwingungserreger speist.

55

2. Meß- und Betriebsschaltung nach Anspruch 1, bei der der Digitalprozessor umfaßt:

- einen ersten, einen zweiten und einen dritten digitalen Bandpaß (bp1, bp2, bp3),

- die dem ersten bzw. zweiten bzw. dritten Analog/Digital-Wandler (aw1, aw2, aw3) nachgeschaltet sind,
- die untereinander einen identischen Aufbau haben,
- deren untere bzw. obere Grenzfrequenz kleiner als die kleinste bzw. größer als die größte auftretende Frequenz der Schwingungen des Meßrohrs (4) ist und
- 5 -- die Ausgangssignale abgeben, in denen ein den Wert der momentanen mechanischen Schwingfrequenz repräsentierendes Digital-Signal enthalten ist,
- eine erste digitale Amplitudenmeßstufe (dd1),
- 10 -- die dem dritten Bandpaß (bp3) nachgeschaltet ist,
- mit einem Ausgang, an dem ein Digital-Signal auftritt, das solange konstant ist, wie die Amplitude des Ausgangssignals des dritten Bandpasses konstant ist, und das mit dieser Amplitude identisch ist,
- eine auf den ersten Bandpaß folgende erste digitale 90°-Phasenschieber- und Normierstufe (ps1),
- 15 - eine auf den dritten Bandpaß folgende zweite digitale 90°-Phasenschieber- und Normierstufe (ps2),
- einen digitalen Phasenmesser (pm)
- mit einem ersten Eingang (e1), der der ersten Amplitudenmeßstufe (dd1) nachgeschaltet ist,
- mit einem zweiten Eingang (e2), der dem zweiten Bandpaß (bp2) nachgeschaltet ist, und
- 20 -- mit einem dritten Eingang (e3), der der zweiten 90°-Phasenschieber- und Normierstufe (ps2) nachgeschaltet ist,
- einen zweiten digitalen Amplitudenregler (ar2)
- 25 -- mit einem ersten Eingang, der der ersten 90°-Phasenschieber- und Normierstufe nachgeschaltet ist,
- mit einem zweiten Eingang, der mit dem Ausgang des zweiten Bandpasses (bp2) verbunden ist,
- mit einem Ausgang, der mit dem Eingang des ersten Digital/Analog-Wandlers (dw1) verbunden ist, und
- eine Rechenstufe (rs) zur Berechnung des Massedurchflußsignals (m) und/oder des Dichtesignals (d)
- 30 -- mit einem ersten Eingang, der am Ausgang des Phasenmessers (pm) liegt,
- mit einem zweiten Eingang, der mit dem vierten Ausgang (a4) des Digital-Generators (dg) verbunden ist,
- mit einem ersten Ausgang, an dem das digitale Massedurchflußsignal (m) abnehmbar ist, und
- mit einem zweiten Ausgang, an dem das digitale Dichtesignal (d) abnehmbar ist.
- 35
- 3. Meß- und Betriebsschaltung nach Anspruch 1 oder 2 mit einem Massedurchflußaufnehmer, der einen ersten Temperaturfühler (19) zur Messung der Meßrohr-Temperatur und einen zweiten Temperaturfühler (20) zur Messung der Temperatur des Trägerrohr oder des Tragrahmens enthält und die ferner umfaßt:
- 40 - einen ersten und einen zweiten Vergleichswiderstand (29, 30),
- eine zweite Summierstufe (ss2), von der ein erster Eingangs/Ausgangs-Pfad zwischen dem ersten Verstärker (v1) und dem dritten Analog/Digital-Wandler (aw3) eingefügt ist,
- einen Generator (sg) für ein analoges Sinussignal, dessen Frequenz außerhalb des Schwingfrequenz-Bereichs des Meßrohrs bzw. der Meßrohre liegt und dem ein Widerstand (R) nachgeschaltet ist,
- 45 - einen Multiplexer (mx) zur von einem Taktgenerator (cm) zyklisch getakteten Durchschaltung des ersten und des zweiten Temperaturfühlers (19, 20) sowie des ersten und des zweiten Vergleichswiderstands (29, 30) zu einem zweiten Eingang der zweiten Summierstufe (ss2) unter Bildung eines jeweiligen Spannungsteilers mit dem Widerstand (R),
- einen dem Ausgang des dritten Analog/Digital-Wandlers (aw3) nachgeschalteten schmalbandigen vierten Bandpaß (bp4), dessen Durchlaßbereich die Frequenz des analogen Sinussignals umfaßt,
- 50 - eine zweite digitale Amplitudenmeßstufe (dd2),
- mit einem Signal-Eingang, der dem vierten Bandpaß (bp4) nachgeschaltet ist,
- mit einem Ausgang, an dem ein Digital-Signal auftritt, das solange konstant ist, wie die Amplitude des Ausgangs-Signals des vierten Bandpasses konstant ist, und das mit dieser Amplitude identisch ist, und
- 55
- eine Temperatursignal-Trennstufe (tt),

- von der ein Signal-Eingang am Ausgang der zweiten Amplitudenmeßstufe (dd2) liegt,
- von der ein Steuer-Eingang am Ausgang des Taktgenerators (cm) liegt,
- mit einem ersten Ausgang, an dem ein der vom ersten Temperaturfühler (19) gemessenen Temperatur entsprechendes Digital-Signal auftritt und der mit einem dritten Eingang der Rechenstufe (rs) verbunden ist, sowie
- mit einem zweiten Ausgang, an dem ein der vom zweiten Temperaturfühler (20) gemessenen Temperatur entsprechendes Digital-Signal auftritt und der mit einem vierten Eingang der Rechenstufe (rs) verbunden ist,
- an deren erstem Ausgang ein temperatur-kompensiertes digitales Massedurchflußsignal (m') und
- an deren zweitem Ausgang ein temperatur-kompensiertes digitales Dichtesignal (d') abnehmbar ist.

4. Meß- und Betriebsschaltung nach Anspruch 3, die umfaßt:

- eine dritte Summierstufe (ss3), von der ein erster Eingangs/Ausgangs-Pfad zwischen der Differenzstufe (ds) und dem zweiten Analog/Digital-Wandler (aw2) eingefügt ist und von der ein zweiter Eingang am Ausgang des Multiplexers (mx) liegt,
- einen dem Ausgang des zweiten Analog/Digital-Wandlers (aw2) nachgeschalteten fünften Bandpaß (bp5), dessen Aufbau mit dem des vierten Bandpasses (bp4) identisch ist,
- eine dritte digitale Amplitudenmeßstufe (dd3) mit einem Signal-Eingang, der dem fünften Bandpaß (bp5) nachgeschaltet ist, und
- eine Unsymmetrie-Meßstufe (ns)
 - mit einem am Ausgang der dritten Amplitudenmeßstufe (dd3) liegenden Dividend-Eingang,
 - mit einem am Ausgang der zweiten Amplitudenmeßstufe (dd2) liegenden Divisor-Eingang und
 - mit einem an einem vierten Eingang (e4) des Phasenmessers (pm) liegenden Ausgang.

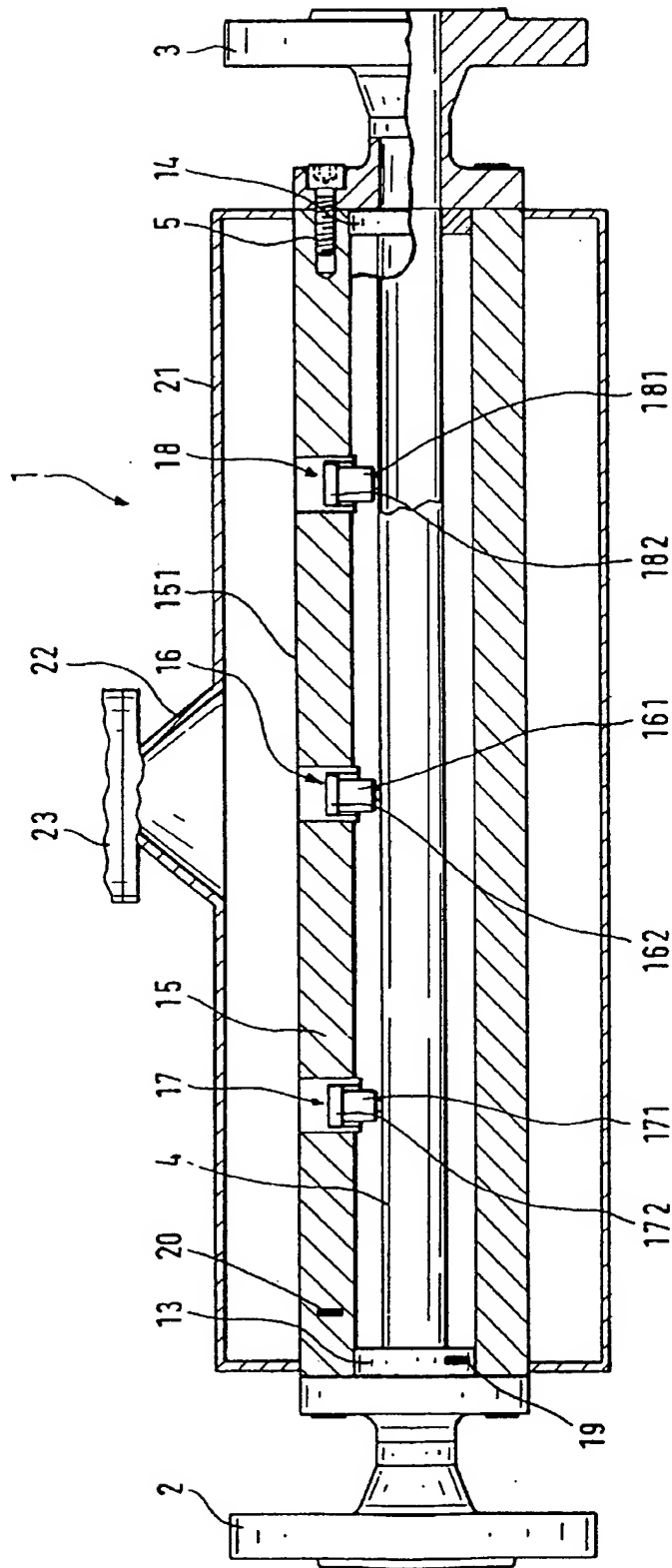


Fig. 1

Fig. 2

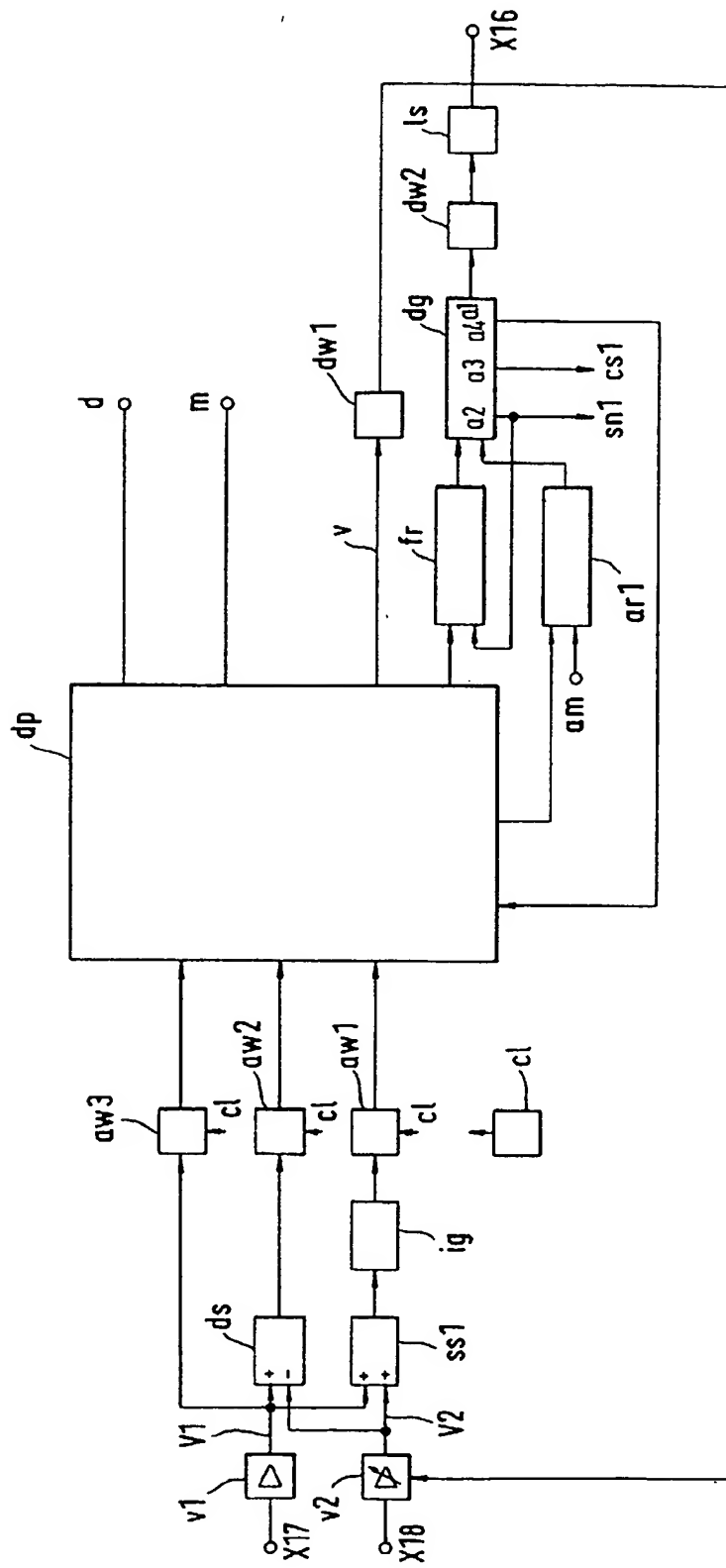


Fig.3

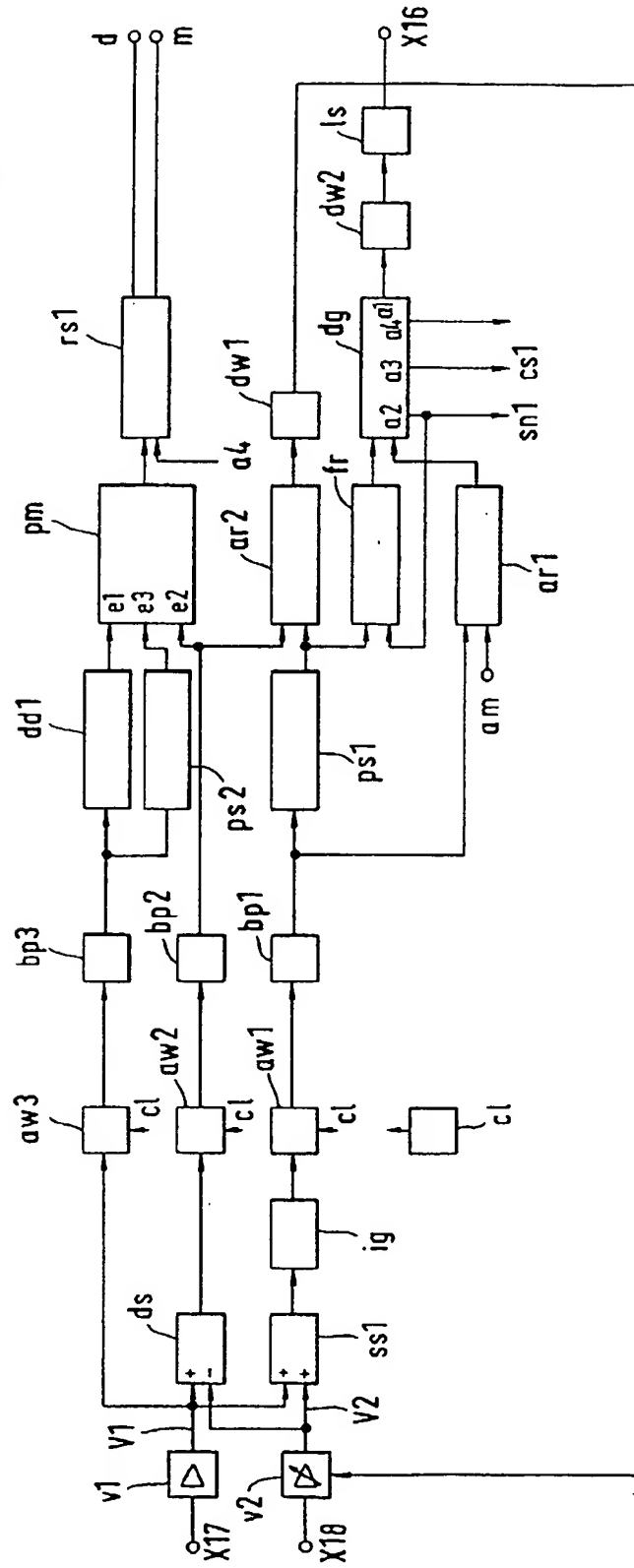


Fig. 4

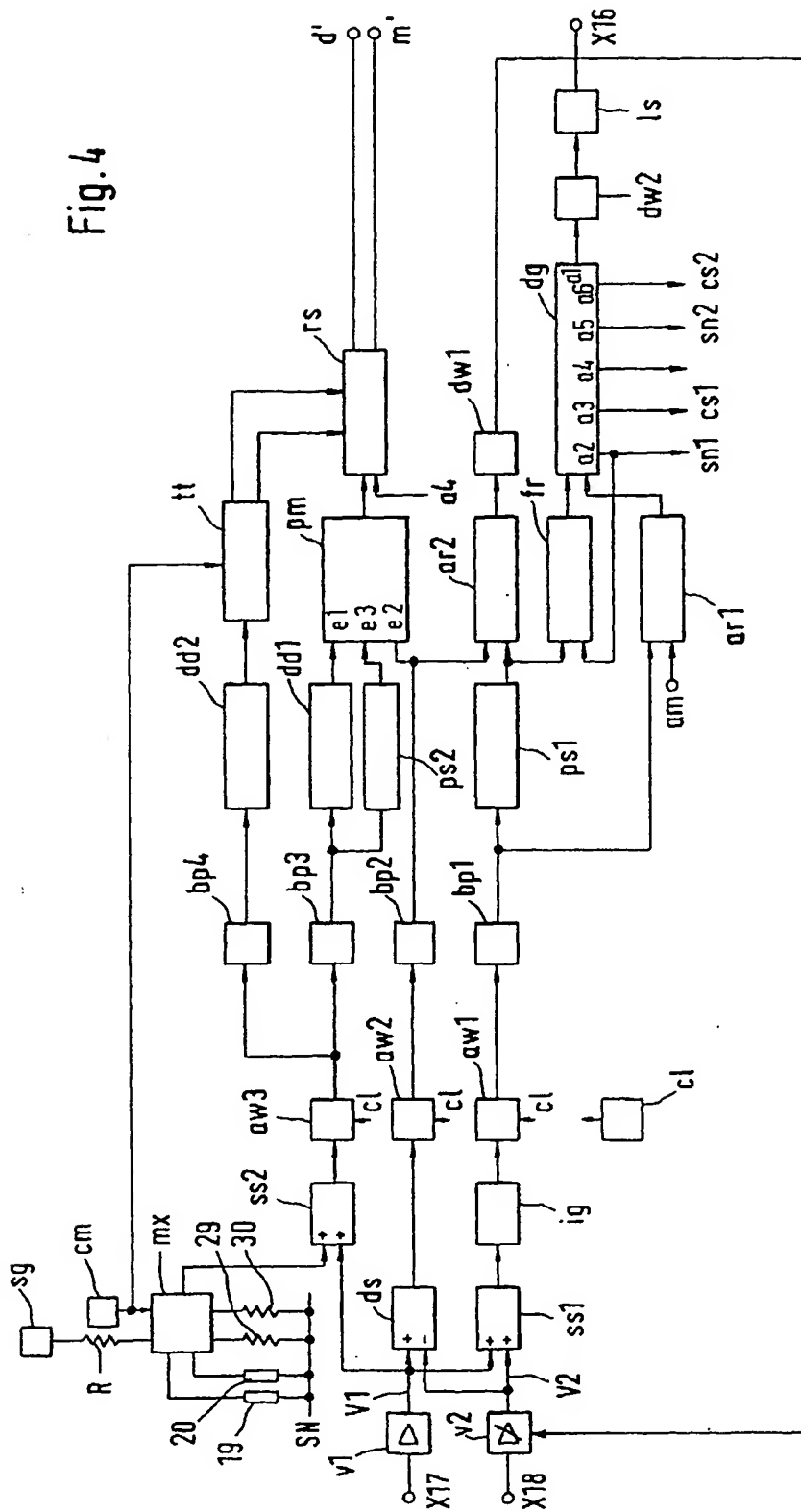
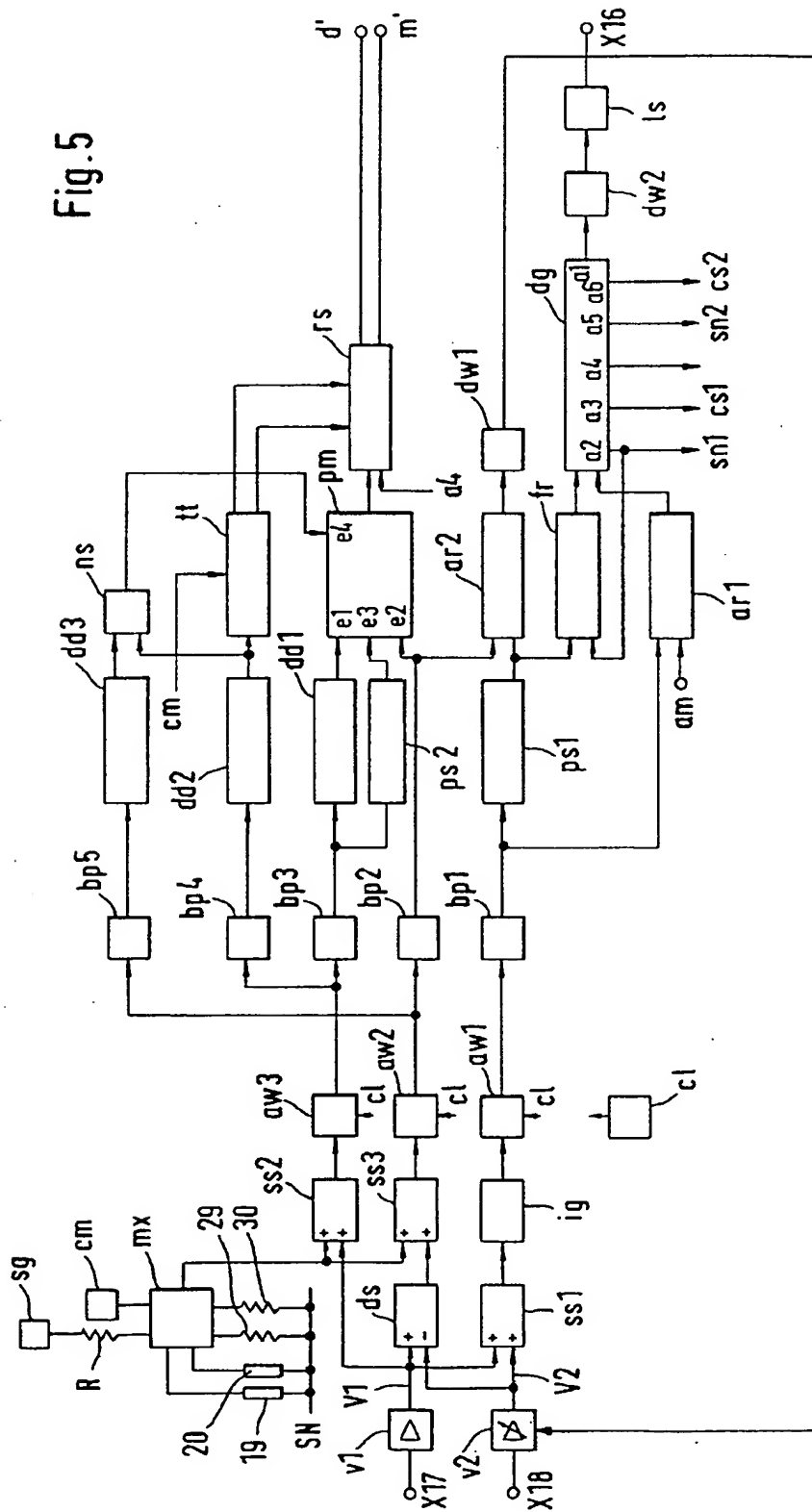
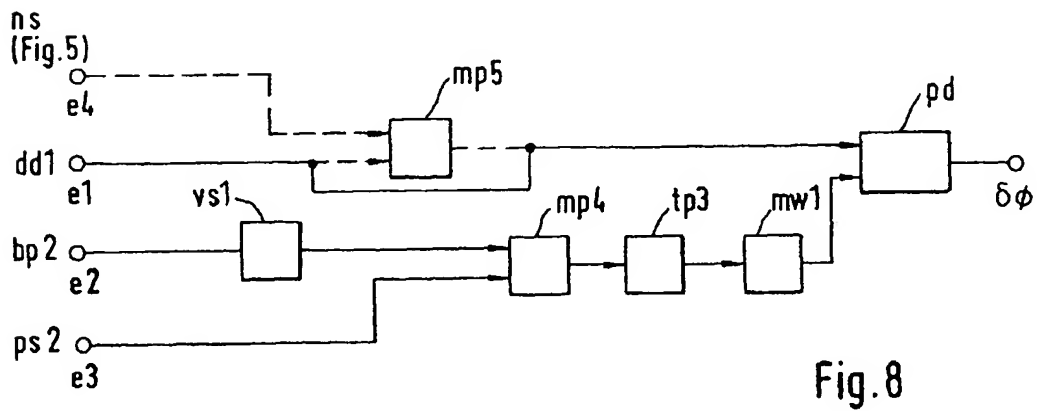
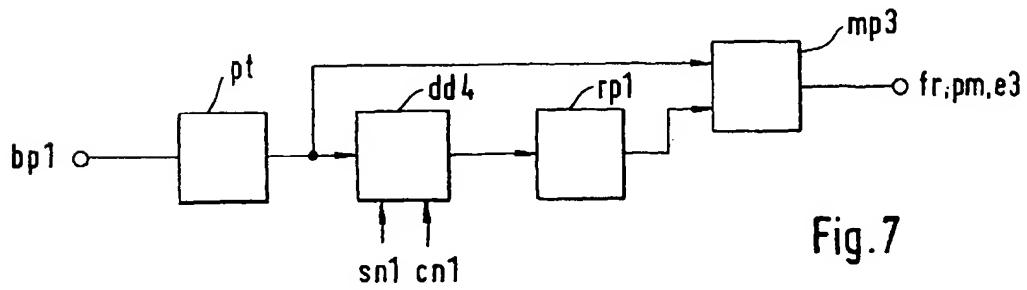
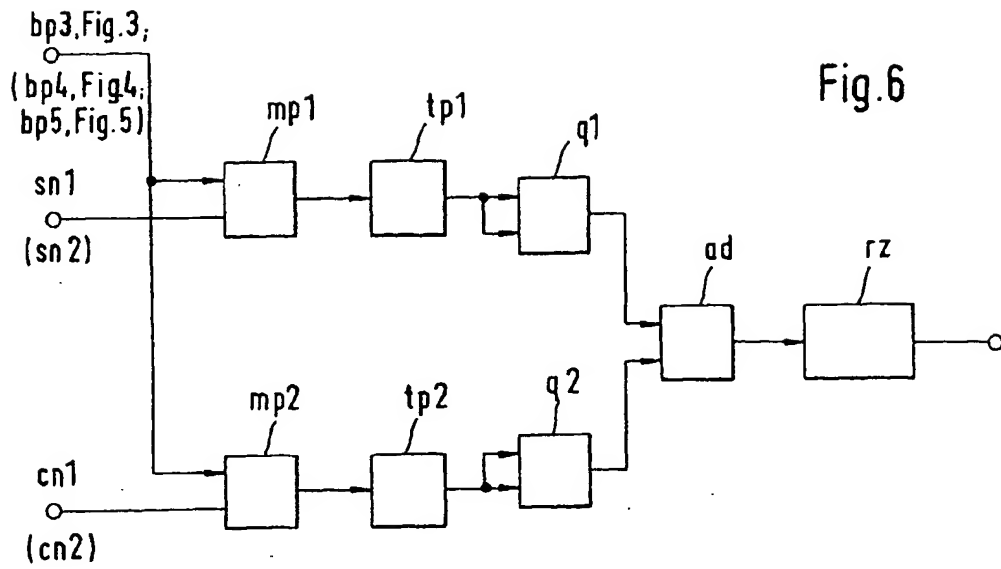
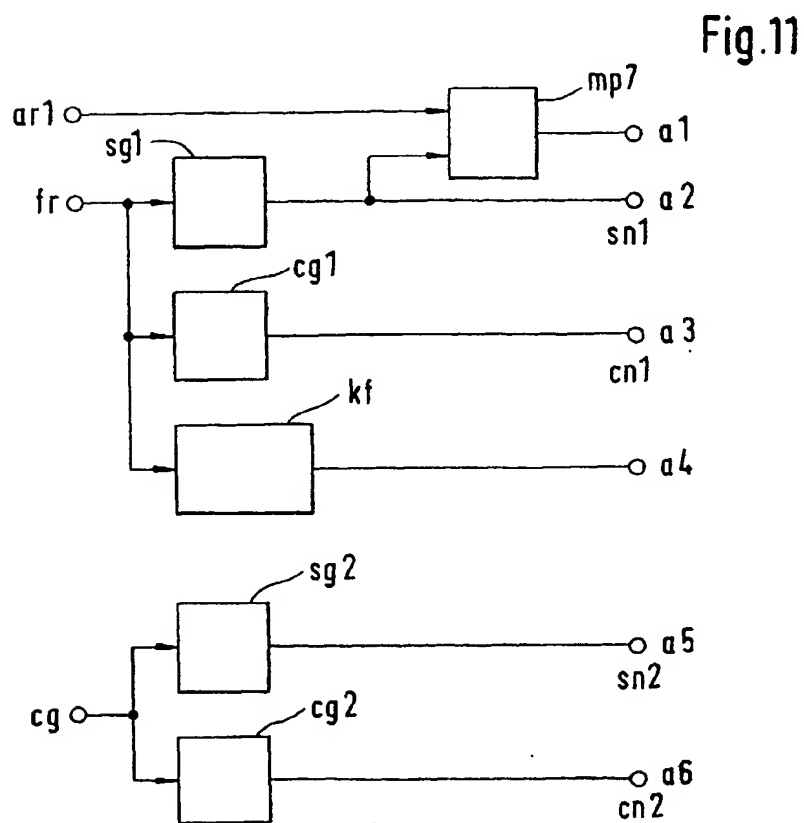
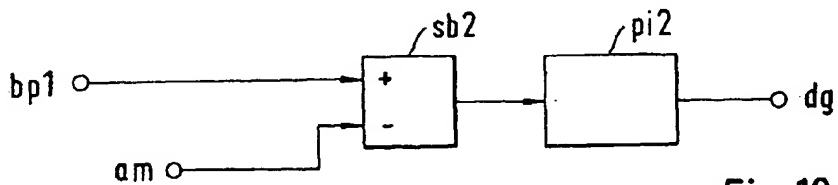
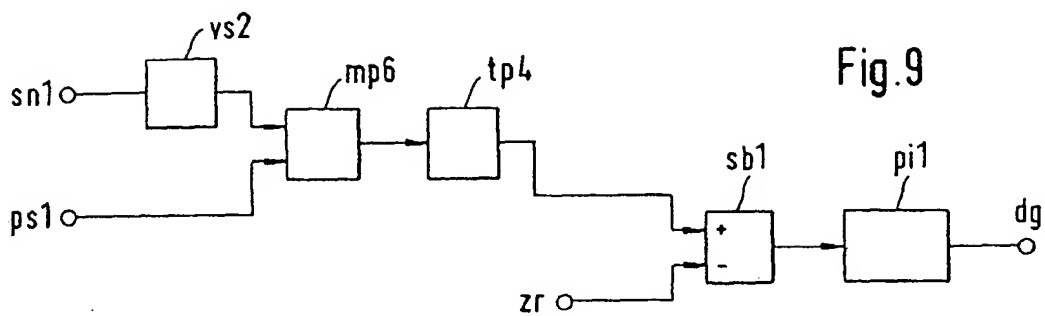
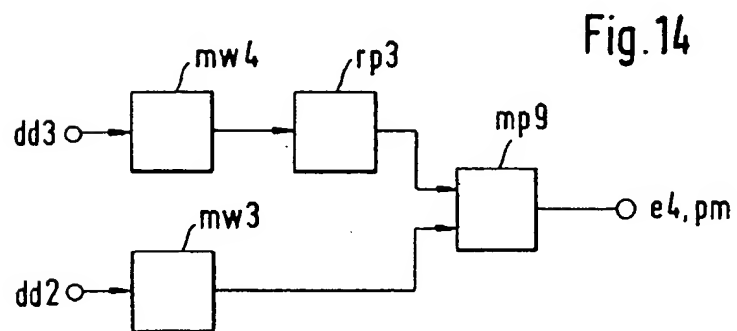
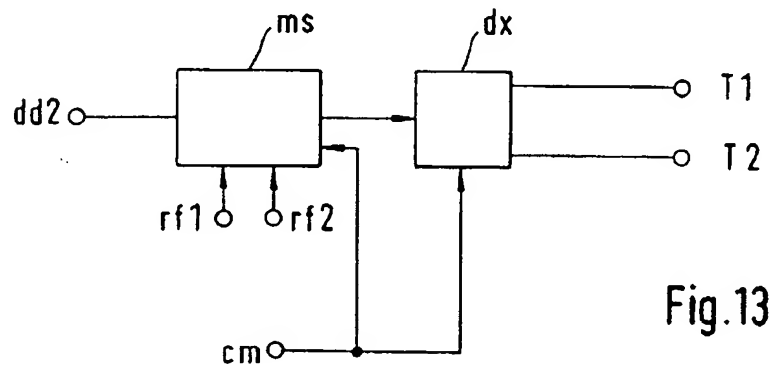
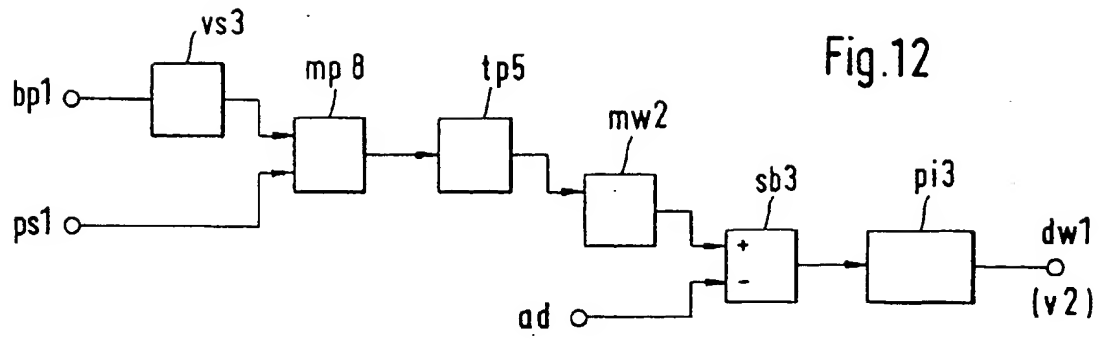


Fig. 5











Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung
EP 98 81 0174

EINSCHLÄGIGE DOKUMENTE			
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.Cl.6)
A	WO 88 02105 A (RHEOMETRON AG) 24.März 1988 * Seite 5, Zeile 17 - Zeile 28 * * Seite 8, Zeile 15 - Zeile 32 * * Seite 11, Zeile 6 - Seite 13, Zeile 23; Abbildung 2 *	1	G01F1/84
A	US 4 852 409 A (HERZL PETER J) 1.August 1989 * Spalte 5, Zeile 24 - Zeile 45 * * Spalte 6, Zeile 36 - Zeile 46; Abbildung 3 *	1	
D,A	EP 0 698 783 A (FLOWTEC AG) 28.Februar 1996 * Seite 4, Zeile 44 - Seite 5, Zeile 47; Abbildung *	1	
D,A	US 4 934 196 A (ROMANO PAUL) 19.Juni 1990 * Spalte 16, Zeile 10 - Spalte 26, Zeile 42; Abbildungen 2-4 *	1	
D,A	EP 0 702 212 A (FUJI ELECTRIC CO LTD) 20.März 1996 * Seite 8, Zeile 25 - Seite 10, Zeile 25; Abbildungen 10,13 *	1	RECHERCHIERTE SACHGEBIETE (Int.Cl.6) G01F
D,A	US 5 429 002 A (COLMAN GERALD A) 4.Juli 1995 * Spalte 8, Zeile 6 - Zeile 49; Abbildung 12 *	1	
A	DE 195 25 253 A (YOKOGAWA ELECTRIC CORP) 18.Januar 1996 * Abbildung 4 *	1,3	
Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt			
Recherchenort DEN HAAG		Abschlußdatum der Recherche 22.April 1998	Prüfer Pflugfelder, G
KATEGORIE DER GENANNTEN DOKUMENTE X: von besonderer Bedeutung allein betrachtet Y: von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A: technologischer Hintergrund O: nichtschriftliche Offenbarung P: Zwischenliteratur		T: der Erfindung zugrunde liegende Theorien oder Grundsätze E: älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D: in der Anmeldung angeführtes Dokument L: aus anderen Gründen angeführtes Dokument §: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument	

EPO FORM 1503 03.82 (P04003)